

**МИНИСТЕРСТВО ТРАНСПОРТА РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«РОССИЙСКИЙ УНИВЕРСИТЕТ ТРАНСПОРТА»**

Кафедра «Вычислительные системы, сети и информационная
безопасность»

АННОТАЦИЯ К РАБОЧЕЙ ПРОГРАММЕ ДИСЦИПЛИНЫ

«Вычислительные машины, системы и сети»

Направление подготовки:	<u>27.03.04 – Управление в технических системах</u>
Профиль:	<u>Системы, методы и средства цифровизации и управления</u>
Квалификация выпускника:	<u>Бакалавр</u>
Форма обучения:	<u>очная</u>
Год начала подготовки	<u>2020</u>

1. Цели освоения учебной дисциплины

Целями освоения учебной дисциплины «Вычислительные машины, системы и сети» являются формирование у студентов целостных представлений о принципах построения и организации современных вычислительных машин.

Основными задачами дисциплины являются:

- ознакомление с внутренней организацией и основными характеристиками различных типов ЭВМ, а также входящих в их состав устройств;
- изучение принципов структурной и архитектурной организации современных микропроцессорных средств обработки информации;
- рассмотрение и анализ перспектив развития организации функциональных устройств ЭВМ и систем на аппаратном уровне.

Дисциплина предназначена для получения знаний для решения следующих профессиональных задач (в соответствии с видами деятельности):

научно-исследовательская деятельность:

- анализ научно-технической информации, отечественного и зарубежного опыта по тематике исследования;
- участие в работах по организации и проведению экспериментов на действующих объектах по заданной методике;
- обработка результатов экспериментальных исследований с применением современных информационных технологий и технических средств;
- проведение вычислительных экспериментов с использованием стандартных программных средств с целью получения математических моделей процессов и объектов автоматизации и управления;
- подготовка данных и составление обзоров, рефератов, отчетов, научных публикаций и докладов на научных конференциях и семинарах, участие во внедрении результатов исследований и разработок;
- организация защиты объектов интеллектуальной собственности и результатов исследований и разработок как коммерческой тайны предприятия;

проектно-конструкторская деятельность:

- участие в подготовке технико-экономического обоснования проектов создания систем и средств автоматизации и управления;
- сбор и анализ исходных данных для расчета и проектирования устройств и систем автоматизации и управления;
- расчет и проектирование отдельных блоков и устройств систем автоматизации и управления в соответствии с техническим заданием;
- разработка проектной и рабочей документации, оформление отчетов по законченным проектно-конструкторским работам;
- контроль соответствия разрабатываемых проектов и технической документации стандартам, техническим условиям и другим нормативным документам;

2. Место учебной дисциплины в структуре ОП ВО

Учебная дисциплина "Вычислительные машины, системы и сети" относится к блоку 1 "Дисциплины (модули)" и входит в его вариативную часть.

3. Планируемые результаты обучения по дисциплине (модулю), соотнесенные с планируемыми результатами освоения образовательной программы

Процесс изучения дисциплины направлен на формирование следующих компетенций:

ПКР-3	Способен производить расчеты и проектирование отдельных блоков, компонент и устройств систем автоматизации и управления и выбирать стандартные средства автоматики, измерительной и вычислительной техники для проектирования систем автоматизации и управления в соответствии с техническим заданием
-------	---

4. Общая трудоемкость дисциплины составляет

3 зачетные единицы (108 ак. ч.).

5. Образовательные технологии

Преподавание дисциплины «Вычислительные машины, системы и сети» осуществляется в форме лекций, практических и лабораторных занятий. Лекции проводятся в традиционной классно-урочной организационной форме в объеме 16 часов, по типу управления познавательной деятельностью на 100 % являются традиционными классически-лекционными (объяснительно-иллюстративные). Практические занятия организованы с использованием технологий развивающего обучения. Практический курс (8 часов) выполняется в виде традиционных практических занятий (объяснительно-иллюстративно). Лабораторные работы организованы с использованием технологий развивающего обучения. Курс лабораторных работ (8 часов) проводится с использованием интерактивных (диалоговых) технологий, в том числе электронный практикум (решение проблемных поставленных задач с помощью современной вычислительной техники и исследование моделей); технологий, основанных на коллективных способах обучения, а также использованием компьютерной тестирующей системы. Самостоятельная работа студента организована с использованием традиционных видов работы. К традиционным видам работы (17 часов) относится отработка лекционного материала и отработка отдельных тем по учебным пособиям. Оценка полученных знаний, умений и навыков основана на модульно-рейтинговой технологии. Весь курс разбит на 4 раздела, представляющих собой логически заверченный объем учебной информации. Фонды оценочных средств освоенных компетенций включают как вопросы теоретического характера для оценки знаний, так и задания практического содержания (решение конкретных задач, работа с данными) для оценки умений и навыков. Теоретические знания проверяются путем применения таких организационных форм, как индивидуальные и групповые опросы.

6. Содержание дисциплины (модуля), структурированное по темам (разделам)

РАЗДЕЛ 1

Представление информации в вычислительных системах

Тема: Представление информации в ЭВМ

Тема: Системы счисления

Тема: Формы представления чисел в ЭВМ

Тема: Представление чисел со знаком

Тема: Кодовая арифметика

РАЗДЕЛ 2

Архитектура и организация ЭВМ

Тема: Общие принципы организации вычислительной машины

Тема: Общие принципы функционирования процессора. Функциональная организация процессора

Тема: Организация прерываний в ЭВМ

Тема: Память ЭВМ и ее характеристики. Организация памяти в ЭВМ

Тема: Сверхоперативная память

Тема: Виртуальная память

Тема: Структурная организация взаимосвязей в ЭВМ. Интерфейсы

Тема: Организация ввода/вывода в ЭВМ

Тема: Способы увеличения быстродействия компьютера

РАЗДЕЛ 3

Вычислительные системы

Тема: Вычислительные системы. Многопроцессорные вычислительные системы класса MIMD

Зачет