

МИНИСТЕРСТВО ТРАНСПОРТА РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«РОССИЙСКИЙ УНИВЕРСИТЕТ ТРАНСПОРТА»

УТВЕРЖДАЮ:

Директор ИТТСУ



П.Ф. Бестемьянов

26 июня 2019 г.


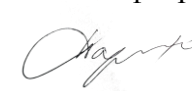
Кафедра «Управление и защита информации»

Автор Клепцов Михаил Яковлевич, д.т.н., профессор

АННОТАЦИЯ К РАБОЧЕЙ ПРОГРАММЕ ДИСЦИПЛИНЫ

«История микропроцессорной техники»

Специальность:	<u>10.05.01 – Компьютерная безопасность</u>
Специализация:	<u>Информационная безопасность объектов информатизации на базе компьютерных систем</u>
Квалификация выпускника:	<u>Специалист по защите информации</u>
Форма обучения:	<u>очная</u>
Год начала подготовки	<u>2019</u>

<p style="text-align: center;">Одобрено на заседании Учебно-методической комиссии института Протокол № 10 25 июня 2019 г. Председатель учебно-методической комиссии</p>  <p style="text-align: right;">С.В. Володин</p>	<p style="text-align: center;">Одобрено на заседании кафедры</p> <p style="text-align: center;">Протокол № 21 24 июня 2019 г. Заведующий кафедрой</p>  <p style="text-align: right;">Л.А. Баранов</p>
--	---

Москва 2019 г.

1. Цели освоения учебной дисциплины

Целями освоения учебной дисциплины «История микропроцессорной техники» являются:

- ознакомление студентов с основными проблемами компьютерной безопасности и информационной безопасности в неразрывной связи с историей развития компьютерной техники и информационных технологий;
 - освоение основных понятий и представления и своей специальности в сфере профессиональной деятельности по обеспечению компьютерной безопасности.
- Задачи дисциплины – дать знания по вопросам:
- компьютерная информация и компьютерные системы как объекты защиты;
 - исторические этапы развития компьютерной безопасности;
 - нормативно-правовые аспекты обеспечения компьютерной безопасности;
 - основные принципы организации и построения систем защиты информации в компьютерных системах (КС);
 - современное состояние проблемы защиты информации в КС и основные направления дальнейшего развития и совершенствования методов и средств защиты.

2. Место учебной дисциплины в структуре ОП ВО

Учебная дисциплина "История микропроцессорной техники" относится к блоку 1 "Дисциплины (модули)" и входит в его вариативную часть.

3. Планируемые результаты обучения по дисциплине (модулю), соотнесенные с планируемыми результатами освоения образовательной программы

Процесс изучения дисциплины направлен на формирование следующих компетенций:

ПКР-9	Способен определять возможные угрозы безопасности информации, обрабатываемой автоматизированной системой
УК-5	Способен анализировать и учитывать разнообразие культур в процессе межкультурного взаимодействия

4. Общая трудоемкость дисциплины составляет

2 зачетные единицы (72 ак. ч.).

5. Образовательные технологии

Преподавание дисциплины «История микропроцессорной техники» осуществляется в форме лекций, лабораторных работ и практических занятий. В соответствии с требованиями ФГОС ВПО по направлению 10.05.01 «Компьютерная безопасность» с целью формирования и развития профессиональных навыков студентов предусмотрено использовать и проводить разбор презентаций лучших дипломных проектов по данной специализации. Кроме того, предусмотрены мастер-классы специалистов из:- академии ФСБ- компании «Информзащита»- лаборатории Касперского- РОСАТОМА.

6. Содержание дисциплины (модуля), структурированное по темам (разделам)

РАЗДЕЛ 1

Проблема и необходимость защиты информации в КС ж.д. транспорта.

Тема: Актуальность проблемы ИБ./Внешние и внутренние угрозы. Объекты и предмет защиты информации в КС.

РАЗДЕЛ 2

История и этапы развития ЭВМ

Тема: Архитектура ЭВМ 1 поколения/ Структурно-функциональная схема ЭВМ и особенности ее функционирования.

Тема: Архитектура ЭВМ 3 поколения./ Структура и состав компонентов ЭВМ. Особенности ее реализации.

РАЗДЕЛ 3

Операционные системы.

Тема: Назначение и основные функции ОС./ Классификация ОС и их возможности в части ИБ. Особенности методов построения ОС.

РАЗДЕЛ 4

Структурная модель ИБ РФ.

Тема: Модель ИБ./ Основные виды нарушения ИБ КС. Требования к средствам обеспечения ИБ КС. Модели нарушителей безопасности КС.

Тема: Нормативные, правовые и руководящие документы в сфере ИБ./ Отечественные нормативные документы, акты в области защиты информации изложенные в федеральных законах, указах Президента, государственных и отраслевых стандартах, руководящих документах ФСТЭК и ФСБ России. Регламенты ИБ.

РАЗДЕЛ 5

Варианты атак на ресурсы КС.

Тема: Виды атак на КС. / Определение атаки. Источники их возникновения. Процесс реализации атаки. Методы компьютерных атак. Причины и последствия атак на ресурсы КС.

РАЗДЕЛ 6

Антивирусная защита информации.

Тема: Компьютерные вирусы./ Понятие, история, классификация. История возникновения. Структура вируса и схема функционирования.

Тема: Рекомендации по антивирусной защите/ Классификация вирусов и способ распространения. Уровни и средства защиты.

РАЗДЕЛ 7

Стандарты в области информационной безопасности.

Тема: Основные функции стандартов в области ИБ./ Понятийный аппарат и терминология используемых стандартов. Классификация стандартов. Международные стандарты. Российские стандарты ИБ.

Тема: Практические рекомендации по применению стандартов/ Характеристика стандартов, направленных на применение защитных мер:ГОСТ Р ИСО /МЭК 15408 – (1,2,3) – 2008ГОСТ Р ИСО / МЭК 1335 -1 2006Отраслевой стандарт банка России (СТО БР ИББС -1.0 – 2014)/ Особенности стандарта и его главные задачи. Состояние и развитие ИТ-стандартов

Зачет