

МИНИСТЕРСТВО ТРАНСПОРТА РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«РОССИЙСКИЙ УНИВЕРСИТЕТ ТРАНСПОРТА»

УТВЕРЖДАЮ:

Директор ИТТСУ



П.Ф. Бестемьянов

26 июня 2019 г.



Кафедра «Управление и защита информации»

Автор Логинова Людмила Николаевна, к.т.н., доцент

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

Микропроцессорные устройства систем управления

Направление подготовки:	<u>27.03.04 – Управление в технических системах</u>
Профиль:	<u>Автоматическое управление в транспортных системах</u>
Квалификация выпускника:	<u>Бакалавр</u>
Форма обучения:	<u>очно-заочная</u>
Год начала подготовки	<u>2019</u>

<p style="text-align: center;">Одобрено на заседании Учебно-методической комиссии института Протокол № 10 25 июня 2019 г. Председатель учебно-методической комиссии</p>  <p style="text-align: right;">С.В. Володин</p>	<p style="text-align: center;">Одобрено на заседании кафедры</p> <p>Протокол № 21 24 июня 2019 г. Заведующий кафедрой</p>  <p style="text-align: right;">Л.А. Баранов</p>
--	--

Москва 2019 г.

1. ЦЕЛИ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Целями освоения учебной дисциплины (модуля) «Микропроцессорные устройства систем управления» (МУСУ) являются:

- подготовка специалиста в области разработки аппаратных и программных средств систем управления на базе микроконтроллеров (МК) и программируемых логических интегральных схем (ПЛИС);
- формирование навыков разработки программного обеспечения современных систем автоматического управления и сбора данных на базе МК и ПЛИС.

Основной задачей изучения учебной дисциплины «Микропроцессорные устройства систем управления» является формирование у обучающегося компетенций для проектно-конструкторской деятельности.

Дисциплина предназначена для получения знаний для решения следующих профессиональных задач (в соответствии с видами деятельности):

Проектно-конструкторская деятельность:

- сбор и анализ исходных данных для расчета и проектирования устройств и систем автоматизации и управления;
- расчет и проектирование отдельных блоков и устройств систем автоматизации и управления в соответствии с техническим заданием;
- разработка проектной и рабочей документации, оформление отчетов по законченным проектно-конструкторским работам;
- контроль соответствия разрабатываемых проектов и технической документации стандартам, техническим условиям и другим нормативным документам.

2. МЕСТО УЧЕБНОЙ ДИСЦИПЛИНЫ В СТРУКТУРЕ ОП ВО

Учебная дисциплина "Микропроцессорные устройства систем управления" относится к блоку 1 "Дисциплины (модули)" и входит в его вариативную часть.

2.1. Наименования предшествующих дисциплин

Для изучения данной дисциплины необходимы следующие знания, умения и навыки, формируемые предшествующими дисциплинами:

2.1.1. Вычислительные машины, системы и сети:

Знания: современные тенденции развития информатики и вычислительной техники, компьютерных технологий; структуры вычислительных машин, основных технических средств вычислительных машин; интерфейса вычислительных комплексов; принципов построения сетей ЭВМ.

Умения: проводить системно-структурный анализ ЭВМ, формулировать требования к характеристикам вычислительных машин при решении поставленных задач.

Навыки: способами оценки технических характеристик функциональных устройств современных ЭВМ с различной архитектурной организацией.

2.1.2. Машинно-ориентированные языки программирования:

Знания: основ программирования на языках высокого уровня и ассемблере.

Умения: решать задачи на машинном уровне.

Навыки: работы на персональных компьютерах, составления и преобразования логических функций.

2.2. Наименование последующих дисциплин

Результаты освоения дисциплины используются при изучении последующих учебных дисциплин:

2.2.1. Автоматизированные информационно-управляющие системы

3. ПЛАНИРУЕМЫЕ РЕЗУЛЬТАТЫ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ (МОДУЛЮ), СООТНЕСЕННЫЕ С ПЛАНИРУЕМЫМИ РЕЗУЛЬТАТАМИ ОСВОЕНИЯ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

В результате освоения дисциплины студент должен:

№ п/п	Код и название компетенции	Ожидаемые результаты
1	ПКР-2 Способен разрабатывать проектную документацию в соответствии с имеющимися стандартами и техническими условиями	<p>ПКР-2.1 Знает и умеет применять на практике действующую нормативную базу, регламентирующую разработку проектной документации.</p> <p>ПКР-2.2 Разрабатывает и оформляет техническую документацию.</p> <p>ПКР-2.3 Выполняет разработку комплекта технологических документов в соответствии с выбранным способом и имеющимися стандартами.</p>
2	ПКР-3 Способен производить расчеты и проектирование отдельных блоков, компонент и устройств систем автоматизации и управления и выбирать стандартные средства автоматики, измерительной и вычислительной техники для проектирования систем автоматизации и управления в соответствии с техническим заданием	<p>ПКР-3.1 Умеет «читать» техническое задание и проектировать в соответствии с его требованиями.</p> <p>ПКР-3.2 Разрабатывает проектные решения отдельных частей автоматизированной системы управления.</p> <p>ПКР-3.3 Применяет современные технологии обработки информации, современные технические средства управления, вычислительную технику при проектировании.</p> <p>ПКР-3.4 Разрабатывает архитектуру, конфигурацию и интерфейсы информационных систем и систем управления.</p> <p>ПКР-3.5 Знает и умеет применять на практике методики и технологии проектирования отдельных блоков, компонент и устройств систем автоматизации и управления.</p> <p>ПКР-3.6 Владеет знаниями и навыками обоснованного выбора стандартных средств автоматики, измерительной и вычислительной техники для проектирования систем автоматизации и управления в соответствии с техническим заданием.</p>
3	ПКС-2 Способен выявлять возможности и потребности приложения программных и аппаратных средств автоматизации и управления в системах автоматического управления на транспорте	<p>ПКС-2.1 Знает программные и аппаратные средства автоматизации и управления в системах автоматического управления на транспорте.</p> <p>ПКС-2.2 Умеет работать с программных и аппаратных средств автоматизации и управления в системах автоматического управления на транспорте.</p> <p>ПКС-2.3 Владеет навыками выявлять возможности и потребности приложения программных и аппаратных средств автоматизации и управления в системах автоматического управления на транспорте.</p>

4. ОБЪЕМ ДИСЦИПЛИНЫ (МОДУЛЯ) В ЗАЧЕТНЫХ ЕДИНИЦАХ И АКАДЕМИЧЕСКИХ ЧАСАХ

4.1. Общая трудоемкость дисциплины составляет:

9 зачетных единиц (324 ак. ч.).

4.2. Распределение объема учебной дисциплины на контактную работу с преподавателем и самостоятельную работу обучающихся

Вид учебной работы	Количество часов		
	Всего по учебному плану	Семестр 7	Семестр 8
Контактная работа	90	32,15	58,15
Аудиторные занятия (всего):	90	32	58
В том числе:			
лекции (Л)	50	16	34
практические (ПЗ) и семинарские (С)	24	16	8
лабораторные работы (ЛР)(лабораторный практикум) (ЛП)	16	0	16
Самостоятельная работа (всего)	198	112	86
Экзамен (при наличии)	36	0	36
ОБЩАЯ трудоемкость дисциплины, часы:	324	144	180
ОБЩАЯ трудоемкость дисциплины, зач.ед.:	9.0	4.0	5.0
Текущий контроль успеваемости (количество и вид текущего контроля)	ПК1, ПК2	ПК1, ПК2	ПК1, ПК2
Виды промежуточной аттестации (экзамен, зачет)	ЗаО, ЭК	ЗаО	ЭК

4.3. Содержание дисциплины (модуля), структурированное по темам (разделам)

№ п/п	Семестр	Тема (раздел) учебной дисциплины	Виды учебной деятельности в часах/ в том числе интерактивной форме						Формы текущего контроля успеваемости и промежуточной аттестации
			Л	ЛР	ПЗ	КСР	СР	Всего	
1	2	3	4	5	6	7	8	9	10
1	7	Раздел 1 Структуры МП систем автоматического управления и контроля	2				16	18	
2	7	Тема 1.1 Архитектура МК Назначение, область применения и особенности МП устройств систем управления. Содержание и задачи курса.	1				10	11	
3	7	Тема 1.2 Назначение, область применения и особенности МК устройств систем управления. Производительность МК при использовании конвейера. Основные виды МК и их сравнительные характеристики. Принципы выбора МК. Принципы структурирования: топологический, функциональный, временной. Виды структур: централизованные, распределенные, иерархические.	1				6	7	
4	7	Раздел 2 Микропроцессорные комплекты и их особенности. Архитектура МП устройств	2		2		14	18	
5	7	Тема 2.1 CISC–архитектура, RISC–архитектура Микропроцессорные комплекты и их особенности. Архитектура МП устройств Принципы выбора МП средств.	1		2		6	9	
6	7	Тема 2.2 Центральный процессор.	1				8	9	

№ п/п	Семестр	Тема (раздел) учебной дисциплины	Виды учебной деятельности в часах/ в том числе интерактивной форме						Формы текущего контроля успеваемости и промежуточной аттестации
			Л	ЛР	ПЗ	КСР	СР	Всего	
1	2	3	4	5	6	7	8	9	10
		Генератор тактовых импульсов. Системный контроллер. Принципы сопряжения устройств МП систем. Память МП устройств.							
7	7	Раздел 3 Параллельный ввод-вывод дискретных сигналов	3		4		20	27	
8	7	Тема 3.1 Аппаратные средства для ввода дискретных сигналов. Аппаратные средства. Вывод дискретных сигналов.	1				6	7	
9	7	Тема 3.2 Статическая и динамическая индикация. Вывод дискретных сигналов. Статическая и динамическая индикация. Ввод дискретных сигналов.	1				4	5	
10	7	Тема 3.3 Схемы подключения дискретных датчиков. Особенности контроля контактных датчиков. Аппаратные и программные средства защиты от дребезга.	1		4		10	15	Индивидуальные задания, тестирование, устный опрос
11	7	Раздел 4 Организация ввода-вывода аналоговых сигналов	2		1		20	23	
12	7	Тема 4.1 ЦАП и АЦП, применяемые в МП устройствах систем управления.	1		1		10	12	
13	7	Тема 4.2 Алгоритмы и программы ввода-вывода аналоговых сигналов. Алгоритмы и программы ввода-вывода аналоговых сигналов.	1				10	11	
14	7	Раздел 5 Организация ввода-вывода импульсных сигналов	3		3		20	26	

№ п/п	Семестр	Тема (раздел) учебной дисциплины	Виды учебной деятельности в часах/ в том числе интерактивной форме						Формы текущего контроля успеваемости и промежуточной аттестации
			Л	ЛР	ПЗ	КСР	СР	Всего	
1	2	3	4	5	6	7	8	9	10
15	7	Тема 5.1 Преобразователи импульсных сигналов. Преобразователи импульсных сигналов.	1		1		8	10	
16	7	Тема 5.2 Универсальный программируемый таймер. Универсальный программируемый таймер.	1		2		8	11	
17	7	Тема 5.3 Алгоритмы и программы ввода-вывода импульсных сигналов.	1				4	5	ПК1
18	7	Раздел 6 Организация последовательного обмена информацией в распределенных МП системах	3		2		16	21	
19	7	Тема 6.1 Универсальный асинхронный приемопередатчик UART. Универсальный синхронно-асинхронный приемопередатчик.	1		2		8	11	
20	7	Тема 6.2 Формат передачи данных с использованием интерфейса UART Назначение, структура, режимы работы.	1				4	5	
21	7	Тема 6.3 Работа в асинхронном режиме Алгоритмы и программы обмена массивами информации МП устройств.	1				4	5	ПК2, Индивидуальные задания, тестирование, устный опрос
22	7	Раздел 7 Прерывания МК	1		4		6	11	
23	7	Тема 7.1 Назначение внешних прерываний. Многоуровневая система приоритетных прерываний. Таблица векторов прерываний. Внешние прерывания	1		4		6	11	

№ п/п	Семестр	Тема (раздел) учебной дисциплины	Виды учебной деятельности в часах/ в том числе интерактивной форме						Всего	Формы текущего контроля успеваемости и промежуточной аттестации
			Л	ЛР	ПЗ	КСР	СР	0		
1	2	3	4	5	6	7	8	9	10	
		МК типа АТmega8535. Разрешение обработки внешних прерываний. Требования к устройствам сопряжения по помехоустойчивости и отказоустойчивости. Экранирование, оптронные и трансформаторные развязки.								
24	7	Раздел 8 Дифференцированный зачет						0	ЗаО	
25	8	Раздел 9 Системы управления на базе микропроцессорной системы	2				6	8		
26	8	Тема 9.1 Структура микропроцессорных систем управления Назначение, область применения и особенности МК и ПЛИС устройств систем управления. Содержание и задачи курса. Гарвардская архитектура, производительность МК при использовании конвейера. Основные виды МК и их сравнительные характеристики. Принципы выбора МК.	2				6	8		
27	8	Раздел 10 Микропроцессорная система управления шаговым двигателем и режимы работы электропривода	2	2	2		8	14		
28	8	Тема 10.1 Микропроцессорная система управления шагового двигателя и режимы работы электропривода RISC-архитектура. Ядро МК. Организация памяти программ и памяти данных, энергонезависимая	2	2	2		8	14		

№ п/п	Семестр	Тема (раздел) учебной дисциплины	Виды учебной деятельности в часах/ в том числе интерактивной форме						Формы текущего контроля успеваемости и промежуточной аттестации
			Л	ЛР	ПЗ	КСР	СР	Всего	
1	2	3	4	5	6	7	8	9	10
		память. Регистры общего назначения. Счетчик команд и выполнение программы. Типы команд. Пересылки данных. Перехода. Режимы работы МК. Тактирование, режимы пониженного потребления и сброс. Прерывания. Таблицы векторов прерывания. Внешние прерывания.							
29	8	Раздел 11 Исполнительные механизмы на базе элетропривода постоянного тока	6	4	2		14	26	
30	8	Тема 11.1 Системы широтно-импульсный преобразователь-двигатель постоянного тока Порты А, В, С, D. Управление входами/выходами и контроль состояния. Программно доступные регистры данных, направления передачи, состояния. Структурная схема разрядов порта. Режимы ввода и вывода. Альтернативные функции портов. Программирование работы с портами.	2	4	2		6	14	
31	8	Тема 11.2 Микропроцессорные системы с широтно-импульсным способом управления. Пример ассемблерной программы ввода/вывода дискретных сигналов. Особенности ввода сигналов контактных датчиков.	4				8	12	
32	8	Раздел 12	4	4			8	16	

№ п/п	Семестр	Тема (раздел) учебной дисциплины	Виды учебной деятельности в часах/ в том числе интерактивной форме						Формы текущего контроля успеваемости и промежуточной аттестации
			Л	ЛР	ПЗ	КСР	СР	Всего	
1	2	3	4	5	6	7	8	9	10
		Способы управления ШИП-ДПТ							
33	8	Тема 12.1 Симметричное и несимметричное управление на базе микроконтроллера Atmega8535 Схема включения семисегментных индикаторов. Программная реализация. Схема алгоритма кодирования символов. Схема алгоритма Динамической индикации. Структура жидкокристаллического индикатора. Режимы работы. Назначение выводов. Режимы работы и записи информации. Схема алгоритма управления. Пример программы для МК типа ATmega8535.	4	4			8	16	ПК1, Защита лабораторных работ, тестирование, устный опрос
34	8	Раздел 13 Микропроцессорные системы управления замкнутыми системами	8	4	2		16	30	
35	8	Тема 13.1 Микропроцессорные системы управления замкнутыми системами Назначение внешних прерываний. Многоуровневая система приоритетных прерываний. Таблица векторов прерываний. Внешние прерывания МК типа ATmega8535. Разрешение обработки внешних прерываний. Условия генерации прерываний. Флаги прерываний. Прерывания от таймеров счетчиков. Предделители таймеров-счетчиков и управление ими. Управление тактовым	4	2	2		8	16	

№ п/п	Семестр	Тема (раздел) учебной дисциплины	Виды учебной деятельности в часах/ в том числе интерактивной форме						Формы текущего контроля успеваемости и промежуточной аттестации
			Л	ЛР	ПЗ	КСР	СР	Всего	
1	2	3	4	5	6	7	8	9	10
		сигналом.							
36	8	Тема 13.2 Системы Тиристорный преобразователь-двигатель постоянного тока Режимы работы 8-битных и 16-битных таймеров-счетчиков. Режимы суммирующего счетчика, сброса при совпадении. Виды ШИМ. Быстродействующий ШИМ, ШИМ с точной фазой, ШИМ с точной фазой и частотой. Сторожевой таймер.	4	2			8	14	
37	8	Раздел 14 Разомкнутые системы, микропроцессорные системы управления	6		2		18	26	
38	8	Тема 14.1 Типовая структура системы автоматического регулирования. Типовая структура МПСУ управляемым выпрямителем Функционирование модуля АЦП. Структурная схема модуля АЦП.	2		2		4	8	ПК2
39	8	Тема 14.2 Построение и реализация программной МПСУ управляемым выпрямителем Режимы работы преобразователя. Запуск преобразования в режимах одиночного и непрерывного преобразования. Результат преобразования.	2				8	10	
40	8	Тема 14.3 Типовая структура программного обеспечения МПСУ управляемым	2				6	8	

№ п/п	Семестр	Тема (раздел) учебной дисциплины	Виды учебной деятельности в часах/ в том числе интерактивной форме						Всего	Формы текущего контроля успеваемости и промежуточной аттестации
			Л	ЛР	ПЗ	КСР	СР	0		
1	2	3	4	5	6	7	8	9	10	
		выпрямителем Структура и назначение аналогового компаратора.								
41	8	Раздел 15 Представление гармонического сигнала	2	2				4		
42	8	Тема 15.1 Микропроцессорная реализация непрерывных сигналов Последовательный периферийный интерфейс SPI.	2	2				4		
43	8	Раздел 16 Программируемые логические интегральные схемы (ПЛИС)	4				16	20		
44	8	Тема 16.1 Классификация ПЛИС. Программируемые логические матрицы Простые БИС программируемой логики. Сложные программируемые логические устройства.	2				8	10		
45	8	Тема 16.2 Сложные программируемые логические устройства (CPLD). Внутреннее устройство CPLD. Разработка цифровых устройств на CPLD Оперативно программируемые логические матрицы – FPGA.	2				8	10		
46	8	Экзамен						36	ЭК	
47		Всего:	50	16	24		198	324		

4.4. Лабораторные работы / практические занятия

Практические занятия предусмотрены в объеме 24 ак. ч.

№ п/п	№ семестра	Тема (раздел) учебной дисциплины	Наименование занятий	Всего часов/ из них часов в интерактивной форме
1	2	3	4	5
1	7	РАЗДЕЛ 2 Микропроцессорные комплекты и их особенности. Архитектура МП устройств Тема: CISC– архитектура, RISC– архитектура	ПЗ №1 Микропроцессорные комплекты и их особенности. Архитектура МП устройств.	2
2	7	РАЗДЕЛ 3 Параллельный ввод-вывод дискретных сигналов Тема: Схемы подключения дискретных датчиков.	ПЗ №2 Схемы подключения дискретных датчиков.	2
3	7	РАЗДЕЛ 3 Параллельный ввод-вывод дискретных сигналов Тема: Схемы подключения дискретных датчиков.	ПЗ №3 Аппаратные и программные средства защиты от дребезга.	2
4	7	РАЗДЕЛ 4 Организация ввода-вывода аналоговых сигналов Тема: ЦАП и АЦП, применяемые в МП устройствах систем управления.	ПЗ №4 ЦАП и АЦП, применяемые в МП устройствах систем управления.	1
5	7	РАЗДЕЛ 5 Организация ввода-вывода импульсных сигналов Тема: Преобразователи импульсных сигналов.	ПЗ №5 Преобразователи импульсных сигналов.	1
6	7	РАЗДЕЛ 5 Организация ввода-вывода импульсных сигналов Тема: Универсальный программируемый таймер.	ПЗ №6 Универсальный программируемый таймер.	2

№ п/п	№ семестра	Тема (раздел) учебной дисциплины	Наименование занятий	Всего часов/ из них часов в интерактивной форме
1	2	3	4	5
7	7	РАЗДЕЛ 6 Организация последовательного обмена информацией в распределенных МП системах Тема: Универсальный асинхронный приемопередатчик UART.	ПЗ №7 Универсальный синхронно-асинхронный приемопередатчик.	2
8	7	РАЗДЕЛ 7 Прерывания МК Тема: Назначение внешних прерываний. Многоуровневая система приоритетных прерываний. Таблица векторов прерываний. Внешние прерывания МК типа ATmega8535. Разрешение обработки внешних прерываний.	ПЗ №8 Экранирование, оптронные и трансформаторные развязки.	4
9	8	РАЗДЕЛ 10 Микропроцессорная система управления шаговым двигателем и режимы работы электропривода Тема: Микропроцессорная система управления шагового двигателя и режимы работы электропривода	ПЗ №9 Практические занятия «Отладка программ ввода/вывода дискретной информации с использованием комплекса AVR Studio 4 для микроконтроллера ATmega8535».	2
10	8	РАЗДЕЛ 11 Исполнительные механизмы на базе электропривода постоянного тока Тема: Системы широтно-импульсный преобразователь-двигатель постоянного тока	ПЗ №10 Практические занятия «Отладка программ ввода/вывода сигналов контактных датчиков с использованием комплекса AVR Studio 4 для микроконтроллера ATmega8535».	2
11	8	РАЗДЕЛ 13 Микропроцессорные системы управления замкнутыми системами Тема: Микропроцессорные системы управления замкнутыми системами	ПЗ №11 Практические занятия «Отладка программ внешние прерываний с использованием комплекса AVR Studio 4 для микроконтроллера ATmega8535». «Отладка программ формирование ШИМ сигнала таймером/счетчиком с использованием комплекса AVR Studio 4 для микроконтроллера ATmega8535».	2

№ п/п	№ семестра	Тема (раздел) учебной дисциплины	Наименование занятий	Всего часов/ из них часов в интерактивной форме
1	2	3	4	5
12	8	РАЗДЕЛ 14 Разомкнутые системы, микропроцессорные системы управления Тема: Типовая структура системы автоматического регулирования. Типовая структура МПСУ управляемым выпрямителем	ПЗ №12 Практические занятия «Отладка программ ввода аналоговых сигналов с использованием комплекса AVR Studio 4 для микроконтроллера ATmega8535».	2
ВСЕГО:				24 / 0

Лабораторные работы предусмотрены в объеме 16 ак. ч.

№ п/п	№ семестра	Тема (раздел) учебной дисциплины	Наименование занятий	Всего часов/ из них часов в интерактивной форме
1	2	3	4	5
1	8	РАЗДЕЛ 10 Микропроцессорная система управления шаговым двигателем и режимы работы электропривода Тема: Микропроцессорная система управления шагового двигателя и режимы работы электропривода	ЛР №1 Исследование шагового двигателя Исследование шагового двигателя	1
2	8	РАЗДЕЛ 10 Микропроцессорная система управления шаговым двигателем и режимы работы электропривода Тема: Микропроцессорная система управления шагового двигателя и режимы работы электропривода	ЛР №2 Реализация системы управления шагового двигателя Реализация системы управления шагового двигателя	1

№ п/п	№ семестра	Тема (раздел) учебной дисциплины	Наименование занятий	Всего часов/ из них часов в интерактивной форме
1	2	3	4	5
3	8	РАЗДЕЛ 11 Исполнительные механизмы на базе элетропривода постоянного тока Тема: Системы широтно-импульсный преобразователь-двигатель постоянного тока	ЛР №3 Исследование системы широтно-импульсный преобразователь-двигатель постоянного тока Исследование системы широтно-импульсный преобразователь -двигатель постоянного тока	4
4	8	РАЗДЕЛ 12 Способы управления ШИП-ДПТ Тема: Симметричное и несимметричное управление на базе микроконтроллера Atmega8535	ЛР №4 Реализация системы ШИП-ДПТ с симметричным управлением Реализация системы ШИМ-ДПТ с симметричным управлением	2
5	8	РАЗДЕЛ 12 Способы управления ШИП-ДПТ Тема: Симметричное и несимметричное управление на базе микроконтроллера Atmega8535	ЛР №5 Реализация системы ШТП-ДПТ с несимметричным управлением Реализация системы ШТП-ДПТ с несимметричным управлением	2
6	8	РАЗДЕЛ 13 Микропроцессорные системы управления замкнутыми системами Тема: Микропроцессорные системы управления замкнутыми системами	ЛР №6 Реализация замкнутой по скорости системы ШИП-ДПТ с несимметричным управлением ЛР №6 Реализация замкнутой по скорости системы ШИП-ДПТ с несимметричным управлением	2
7	8	РАЗДЕЛ 13 Микропроцессорные системы управления замкнутыми системами Тема: Системы Тиристорный преобразователь-двигатель постоянного тока	ЛР №7 Исследование системы тиристорный преобразователь-двигатель постоянного тока ЛР №7 Исследование системы тиристорный преобразователь-двигатель постоянного тока	2
8	8	РАЗДЕЛ 15 Представление гармонического сигнала Тема: Микропроцессорная реализация непрерывных сигналов	Лр №9 Исследование разомкнутой системы тиристорный преобразователь-двигатель постоянного тока Лр №9 Исследование разомкнутой системы тиристорный преобразователь-двигатель постоянного тока	2
ВСЕГО:				24 / 0

4.5. Примерная тематика курсовых проектов (работ)

Курсовые работы (проекты) не предусмотрены.

5. ОБРАЗОВАТЕЛЬНЫЕ ТЕХНОЛОГИИ

Преподавание дисциплины «Микропроцессорные устройства систем управления» осуществляется в форме лекций и лабораторных работ.

Лекции проводятся в традиционной классно-урочной организационной форме, по типу управления познавательной деятельностью на 100 % являются традиционными классически-лекционными (объяснительно-иллюстративные).

Практические занятия и лабораторные работы организованы с использованием технологий развивающего обучения. Курс лабораторных работ проводится с использованием интерактивных (диалоговых) технологий, в том числе электронный практикум (решение проблемных поставленных задач с помощью современной вычислительной техники и исследование моделей); технологий, основанных на коллективных способах обучения, а также использованием компьютерной тестирующей системы.

Самостоятельная работа студента организована с использованием традиционных видов работы и интерактивных технологий. К традиционным видам работы относятся отработка лекционного материала и отработка отдельных тем по учебным пособиям. К интерактивным (диалоговым) технологиям относятся отработка отдельных тем по электронным пособиям, подготовка к промежуточным контролям в интерактивном режиме, интерактивные консультации в режиме реального времени по специальным разделам и технологиям, основанным на коллективных способах самостоятельной работы студентов.

Оценка полученных знаний, умений и навыков основана на модульно-рейтинговой технологии. Весь курс разбит на 16 разделов, представляющих собой логически завершённый объём учебной информации. Фонды оценочных средств освоенных компетенций включают как вопросы теоретического характера для оценки знаний, так и задания практического содержания (решение конкретных задач, разработка схем микропроцессорных устройств, алгоритмов и ассемблерных программ) для оценки умений и навыков. Теоретические знания проверяются путём применения таких организационных форм, как индивидуальные и групповые опросы, решение тестов с использованием компьютеров или на бумажных носителях.

6. УЧЕБНО-МЕТОДИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДЛЯ САМОСТОЯТЕЛЬНОЙ РАБОТЫ ОБУЧАЮЩИХСЯ ПО ДИСЦИПЛИНЕ (МОДУЛЮ)

№ п/п	№ семестра	Тема (раздел) учебной дисциплины	Вид самостоятельной работы студента. Перечень учебно-методического обеспечения для самостоятельной работы	Всего часов
1	2	3	4	5
1	7	РАЗДЕЛ 1 Структуры МП систем автоматического управления и контроля Тема 1: Архитектура МК	Повторение лекционного материала. Изучение учебной литературы из приведенных источников: [1, стр 5-19]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала.	10
2	7	РАЗДЕЛ 1 Структуры МП систем автоматического управления и контроля Тема 2: Назначение, область применения и особенности МК устройств систем управления. Производительность МК при использовании конвейера. Основные виды МК и их сравнительные характеристики. Принципы выбора МК.	Повторение лекционного материала. Изучение учебной литературы из приведенных источников: [1, стр 5-19]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала.	6
3	7	РАЗДЕЛ 2 Микропроцессорные комплекты и их особенности. Архитектура МП устройств Тема 1: CISC– архитектура, RISC– архитектура	Повторение лекционного материала. Подготовка к лабораторной работе № 1 Изучение учебной литературы из приведенных источников: [1, стр20-44]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала.	6
4	7	РАЗДЕЛ 2 Микропроцессорные комплекты и их особенности. Архитектура МП устройств Тема 2: Центральный процессор.	Повторение лекционного материала. Подготовка к лабораторной работе № 1 Изучение учебной литературы из приведенных источников: [1, стр20-44]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала.	8
5	7	РАЗДЕЛ 3 Параллельный ввод-вывод дискретных сигналов Тема 1: Аппаратные средства для ввода дискретных сигналов.	Повторение лекционного материала. Подготовка к лабораторной работе № 2 Изучение учебной литературы из приведенных источников: [1, стр44-65]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала	6

6	7	РАЗДЕЛ 3 Параллельный ввод-вывод дискретных сигналов Тема 2: Статическая и динамическая индикация. Вывод дискретных сигналов.	Повторение лекционного материала. Подготовка к лабораторной работе № 3 Изучение учебной литературы из приведенных источников: [1, стр44-65]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала	4
7	7	РАЗДЕЛ 3 Параллельный ввод-вывод дискретных сигналов Тема 3: Схемы подключения дискретных датчиков.	Повторение лекционного материала. Подготовка к первому текущему контролю. Изучение учебной литературы из приведенных источников: [1, стр44-65]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала	10
8	7	РАЗДЕЛ 4 Организация ввода-вывода аналоговых сигналов Тема 1: ЦАП и АЦП, применяемые в МП устройствах систем управления.	Повторение лекционного материала. Подготовка к лабораторной работе № 4 Изучение учебной литературы из приведенных источников: [1, стр 65-82]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала	10
9	7	РАЗДЕЛ 4 Организация ввода-вывода аналоговых сигналов Тема 2: Алгоритмы и программы ввода-вывода аналоговых сигналов.	Повторение лекционного материала. Подготовка к лабораторной работе № 4 Изучение учебной литературы из приведенных источников: [1, стр 65-82]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала	10
10	7	РАЗДЕЛ 5 Организация ввода-вывода импульсных сигналов Тема 1: Преобразователи импульсных сигналов.	Повторение лекционного материала. Подготовка к лабораторной работе № 5 Изучение учебной литературы из приведенных источников: [1, стр 82-110]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала	8
11	7	РАЗДЕЛ 5 Организация ввода-вывода импульсных сигналов Тема 2: Универсальный программируемый таймер.	Повторение лекционного материала. Подготовка к лабораторной работе № 5 Изучение учебной литературы из приведенных источников: [1, стр 82-110]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала	8
12	7	РАЗДЕЛ 5 Организация ввода-	Повторение лекционного материала.	4

		вывода импульсных сигналов Тема 3: Алгоритмы и программы ввода-вывода импульсных сигналов.	Подготовка к лабораторной работе № 5 Изучение учебной литературы из приведенных источников: [1, стр 82-110]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала	
13	7	РАЗДЕЛ 6 Организация последовательного обмена информацией в распределенных МП системах Тема 1: Универсальный асинхронный передатчик UART.	Повторение лекционного материала. Подготовка к лабораторной работе № 6 Изучение учебной литературы из приведенных источников: [1, стр 110-135]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала	8
14	7	РАЗДЕЛ 6 Организация последовательного обмена информацией в распределенных МП системах Тема 2: Формат передачи данных с использованием интерфейса UART	Повторение лекционного материала. Подготовка к лабораторной работе № 6 Изучение учебной литературы из приведенных источников: [1, стр 110-135]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала	4
15	7	РАЗДЕЛ 6 Организация последовательного обмена информацией в распределенных МП системах Тема 3: Работа в асинхронном режиме	Повторение лекционного материала. Подготовка ко второму текущему контролю. Изучение учебной литературы из приведенных источников: [1, стр 110-135]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала	4
16	7	РАЗДЕЛ 7 Прерывания МК Тема 1: Назначение внешних прерываний. Многоуровневая система приоритетных прерываний. Таблица векторов прерываний. Внешние прерывания МК типа ATmega8535. Разрешение обработки внешних прерываний.	Повторение лекционного материала. Изучение учебной литературы из приведенных источников: [1, стр 135-150]. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала	6
17	8	РАЗДЕЛ 9 Системы управления на базе микропроцессорной системы Тема 1: Структура микропроцессорных систем управления	Повторение лекционного материала. Изучение учебной литературы из приведенных источников. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала.	6
18	8	РАЗДЕЛ 10		8

		<p>Микропроцессорная система управления шаговым двигателем и режимы работы электропривода</p> <p>Тема 1: Микропроцессорная система управления шагового двигателя и режимы работы электропривода</p>	<p>Подготовка к лабораторным работам № 1, 2.</p> <p>Подготовка к практическому занятию № 1,2.</p> <p>Повторение лекционного материала.</p> <p>Изучение учебной литературы из приведенных источников],</p> <p>Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины.</p> <p>Конспектирование изученного материала.</p>	
19	8	<p>РАЗДЕЛ 11</p> <p>Исполнительные механизмы на базе электропривода постоянного тока</p> <p>Тема 1: Системы широтно-импульсный преобразователь-двигатель постоянного тока</p>	<p>Подготовка к тестированию для прохождения первого текущего контроля.</p> <p>Подготовка к практическому занятию № 3.</p> <p>Подготовка к лабораторной работе № 3.</p> <p>Повторение лекционного материала.</p> <p>Изучение учебной литературы из приведенных источников.</p> <p>Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины.</p> <p>Конспектирование изученного материала.</p>	6
20	8	<p>РАЗДЕЛ 11</p> <p>Исполнительные механизмы на базе электропривода постоянного тока</p> <p>Тема 2: Микропроцессорные системы с широтно-импульсным способом управления.</p>	<p>Подготовка к тестированию для прохождения первого текущего контроля.</p> <p>Подготовка к практическому занятию № 3.</p> <p>Подготовка к лабораторной работе № 3.</p> <p>Повторение лекционного материала.</p> <p>Изучение учебной литературы из приведенных источников.</p> <p>Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины.</p> <p>Конспектирование изученного материала.</p>	8
21	8	<p>РАЗДЕЛ 12</p> <p>Способы управления ШИП-ДПТ</p> <p>Тема 1: Симметричное и несимметричное управление на базе микроконтроллера Atmega8535</p>	<p>Подготовка к практическим занятиям № 4,5</p> <p>Подготовка к лабораторным работам № 4,5</p> <p>Повторение лекционного материала.</p> <p>Изучение учебной литературы из приведенных источников.</p> <p>Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины.</p> <p>Конспектирование изученного материала.</p>	8
22	8	<p>РАЗДЕЛ 13</p> <p>Микропроцессорные системы управления замкнутыми системами</p> <p>Тема 1: Микропроцессорные системы управления замкнутыми системами</p>	<p>Подготовка к практическому занятию № 6,7.</p> <p>Подготовка к лабораторным работам № 6,7</p> <p>Повторение лекционного материала.</p> <p>Изучение учебной литературы из приведенных источников.</p> <p>Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины.</p> <p>Конспектирование изученного материала.</p>	8

23	8	РАЗДЕЛ 13 Микропроцессорные системы управления замкнутыми системами Тема 2: Системы Тиристорный преобразователь-двигатель постоянного тока	Подготовка к практическому занятию № 6,7. Подготовка к лабораторным работам № 6,7 Повторение лекционного материала. Изучение учебной литературы из приведенных источников. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала.	8
24	8	РАЗДЕЛ 14 Разомкнутые системы, микропроцессорные системы управления Тема 1: Типовая структура системы автоматического регулирования. Типовая структура МПСУ управляемым выпрямителем	Подготовка к практическому занятию № 8. Подготовка к лабораторной работе № 8. Повторение лекционного материала. Изучение учебной литературы из приведенных источников. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала.	4
25	8	РАЗДЕЛ 14 Разомкнутые системы, микропроцессорные системы управления Тема 2: Построение и реализация программной МПСУ управляемым выпрямителем	Подготовка к практическому занятию № 8. Подготовка к лабораторной работе № 8. Повторение лекционного материала. Изучение учебной литературы из приведенных источников. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала.	8
26	8	РАЗДЕЛ 14 Разомкнутые системы, микропроцессорные системы управления Тема 3: Типовая структура программного обеспечения МПСУ управляемым выпрямителем	Подготовка к практическому занятию № 8. Подготовка к лабораторной работе № 8. Повторение лекционного материала. Изучение учебной литературы из приведенных источников. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала.	6
27	8	РАЗДЕЛ 16 Программируемые логические интегральные схемы (ПЛИС) Тема 1: Классификация ПЛИС. Программируемые логические матрицы	Подготовка к тестированию для прохождения второго текущего контроля. Повторение лекционного материала. Изучение учебной литературы из приведенных источников. Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала.	8
28	8	РАЗДЕЛ 16 Программируемые логические интегральные схемы (ПЛИС) Тема 2: Сложные	Подготовка к тестированию для прохождения второго текущего контроля. Повторение лекционного материала. Изучение учебной литературы из приведенных источников.	8

		<p>программируемые логические устройства (CPLD). Внутреннее устройство CPLD. Разработка цифровых устройств на CPLD</p>	<p>Изучение ресурсов информационно-телекоммуникационной сети «ИНТЕРНЕТ», необходимых для освоения дисциплины. Конспектирование изученного материала.</p>	
ВСЕГО:				198

7. ПЕРЕЧЕНЬ ОСНОВНОЙ И ДОПОЛНИТЕЛЬНОЙ ЛИТЕРАТУРЫ, НЕОБХОДИМОЙ ДЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

7.1. Основная литература

№ п/п	Наименование	Автор (ы)	Год и место издания Место доступа	Используется при изучении разделов, номера страниц
1	Основы микроэлектроники и микропроцессорной техники	Смирнов Ю. А., Соколов С. В., Титов Е. В.	СПб.: Издательство «Лань», 2013	Раздел 1 [5-19], Раздел 2 [20-44], Раздел 3 [44-65], Раздел 4 [65-82], Раздел 5 [82-110], Раздел 6 [110-135], Раздел 7 [135-150]
2	Современные микроконтроллеры. Архитектура, программирование, разработка устройств	Ю. С. Магда	ДМК Пресс, 2010	Все разделы
3	Основы микропроцессорной техники	Ю. В. Новиков, П.К. Скоробогатов	М. : Интернет-Университет Информационных Технологий ; БИНОМ. Лаборатория знаний, 2009	Все разделы
4	Методические указания к лабораторным работам по курсу "Микропроцессорные устройства систем управления"	Максимов В.М.	МИИТ, 2006	Все разделы
5	Микропроцессорные системы	В. Я. Хартов	Академия, 2014 Учебная библиотека №4 (ауд. 1125) - 10экз. Фундаментальная библиотека (ауд. 1230) -3экз.	Раздел 10 [41-65], Раздел 11 [57-70], Раздел 12 [218-239], Раздел 13 [133-162], Раздел 14 [240-248], Раздел 15 [163-217], Раздел 9 [5-8]

7.2. Дополнительная литература

№ п/п	Наименование	Автор (ы)	Год и место издания Место доступа	Используется при изучении разделов, номера страниц
6	Схемотехника электронных систем. Микропроцессоры и микроконтроллеры	В.И. Бойко, А.Н. Гуржий, В.Я. Жуйков и др.	БХВ-Петербург, 2004 НТБ (уч.4); НТБ (фб.); НТБ (чз.1)	Все разделы
7	Программирование микроконтроллеров для начинающих. Визуальное проектирование, язык С, ассемблер (+ CD-ROM)	Иванов В.Б.	Корона-Век, МК-Пресс, 2010	Все разделы
8	Аппаратные и программные средства учебного	В.М. Максимов; МИИТ. Каф. "Управление и	МИИТ, 2002 НТБ (уч.3)	Раздел 2 [все стр.]

	микропроцессорного комплекта УМК	информатика в технических системах"		
9	Автоматизированная система проектирования принципиальных схем и плат печатного монтажа САД-8.5	В.М. Максимов; МИИТ. Каф. "Управление и информатика в технических системах"	МИИТ, 2002 НТБ (уч.3); НТБ (чз.1)	Все разделы
10	Аппаратные и программные средства микропроцессорных устройств для параллельного вывода и индикации дискретной информации	В.М. Максимов; МИИТ. Каф. "Управление и информатика в технических системах"	МИИТ, 2002 НТБ (уч.3)	Раздел 3
11	Аппаратные и программные средства параллельного ввода дискретной информации в микропроцессорных устройствах	В.М. Максимов; МИИТ. Каф. "Управление и информатика в технических системах"	МИИТ, 2006 НТБ (уч.3)	Раздел 3
12	Автоматизированная система проектирования принципиальных схем и плат печатного монтажа РСAD 2000-2006	В.М. Максимов, А.С. Зивер, Е.Ю. Рындина; МИИТ. Каф. "Управление и информатика в технических системах"	МИИТ, 2007 НТБ (ЭЭ); НТБ (уч.3)	Все разделы
13	Организация ввода и вывод аналоговой информации в микропроцессорных системах. Методические указания к лабораторным работам по курсу "Микропроцессорные устройства систем управления"	В.М. Максимов, А.А. Моисеев	МИИТ, 1993	Раздел 4
14	Организация ввода и вывода импульсных сигналов в микропроцессорных системах. Методические указания к лабораторным работам по курсу "Микропроцессорные устройства систем управления"	В.М. Максимов, А.А. Моисеев	МИИТ, 1993	Раздел 5
15	Организация последовательного обмена информацией в распределенных микропроцессорных системах. Методические указания к лабораторным работам по курсу "Микропроцессорные устройства систем управления"	В.М. Максимов, А.А. Моисеев	МИИТ, 1993	Раздел 6
16	LabVIEW для всех + (компакт-диск)	Дж. Тревис	ДМК Пресс; ПриборКомплект, 2004 НТБ (фб.)	Раздел 16

8. ПЕРЕЧЕНЬ РЕСУРСОВ ИНФОРМАЦИОННО-ТЕЛЕКОММУНИКАЦИОННОЙ СЕТИ "ИНТЕРНЕТ", НЕОБХОДИМЫЕ ДЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

1. <http://library.miit.ru/> - электронно-библиотечная система Научно-технической библиотеки МИИТ.

2. <http://elibrary.ru/> - научно-электронная библиотека.
3. <http://robotosha.ru/>
4. www.chipinfo.ru.
5. <http://siblec.ru/>
6. <http://autex.ru/>
7. <http://www.intuit.ru>
8. <http://twirpx.com>
9. <http://habrahabr.ru>
10. <http://semestr.ru>
11. scholar.google.ru
12. <http://vunivere.ru/work4103/> - Изучение микропроцессора серии K580
13. <http://www.NationalInstruments@ni.com>
14. <http://www.atmel.ru>
15. Поисковые системы: Yandex, Google, Mail.

9. ПЕРЕЧЕНЬ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ, ПРОГРАММНОГО ОБЕСПЕЧЕНИЯ И ИНФОРМАЦИОННЫХ СПРАВОЧНЫХ СИСТЕМ, ИСПОЛЬЗУЕМЫХ ПРИ ОСУЩЕСТВЛЕНИИ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ (МОДУЛЮ)

Для проведения лекционных занятий необходима специализированная лекционная аудитория с мультимедиа аппаратурой и интерактивной доской.

Для проведения практических занятий необходимы компьютеры с рабочими местами в компьютерном классе. Компьютеры должны быть обеспечены лицензионными программными продуктами:

- Microsoft Office не ниже Microsoft Office 2007 (2013),
- пакет прикладных программ УМК,
- эмулятор УМК,
- программа AVR Studio 4,
- пакет LabVIEW,
- конструктор тестов адаптивной среды тестирования «АСТ».

10. ОПИСАНИЕ МАТЕРИАЛЬНО ТЕХНИЧЕСКОЙ БАЗЫ, НЕОБХОДИМОЙ ДЛЯ ОСУЩЕСТВЛЕНИЯ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ (МОДУЛЮ)

Для проведения аудиторных занятий и самостоятельной работы требуется:

1. Рабочее место преподавателя с персональным компьютером, подключённым к сетям INTERNET и INTRANET.
2. Специализированная лекционная аудитория с мультимедиа аппаратурой и интерактивной доской.
3. Компьютерный класс. Рабочие места студентов в компьютерном классе, подключённые к сетям INTERNET и INTRANET
4. Для проведения практических занятий: компьютерный класс; компьютеры с минимальными требованиями – Pentium 4, ОЗУ 4 ГБ, HDD 100 ГБ, USB 2.0.
5. Мультимедийный проектор.
6. Лабораторные стенды.

11. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ (МОДУЛЯ)

Обучающимся необходимо помнить, что качество полученного образования в немалой степени зависит от активной роли самого обучающегося в учебном процессе.

Обучающийся должен быть нацелен на максимальное усвоение подаваемого лектором материала, после лекции и во время специально организуемых индивидуальных встреч он

может задать лектору интересующие его вопросы.

Лекционные занятия составляют основу теоретического обучения и должны давать систематизированные основы знаний по дисциплине, раскрывать состояние и перспективы развития соответствующей области науки, концентрировать внимание обучающихся на наиболее сложных и узловых вопросах, стимулировать их активную познавательную деятельность и способствовать формированию творческого мышления. Главная задача лекционного курса – сформировать у обучающихся системное представление об изучаемом предмете, обеспечить усвоение будущими специалистами основополагающего учебного материала, принципов и закономерностей развития соответствующей научно-практической области, а также методов применения полученных знаний, умений и навыков.

Основные функции лекций: 1. Познавательная-обучающая; 2. Развивающая; 3. Ориентирующе-направляющая; 4. Активизирующая; 5. Воспитательная; 6. Организующая; 7. информационная.

Выполнение практических заданий и лабораторных работ служит важным связующим звеном между теоретическим освоением данной дисциплины и применением ее положений на практике. Они способствуют развитию самостоятельности обучающихся, более активному освоению учебного материала, являются важной предпосылкой формирования профессиональных качеств будущих специалистов.

Проведение лабораторных работ не сводится только к органическому дополнению лекционных курсов и самостоятельной работы обучающихся. Их вместе с тем следует рассматривать как важное средство проверки усвоения обучающимися тех или иных положений, даваемых на лекции, а также рекомендуемой для изучения литературы; как форма текущего контроля за отношением обучающихся к учебе, за уровнем их знаний, а следовательно, и как один из важных каналов для своевременного подтягивания отстающих обучающихся.

При подготовке специалиста важна не только серьезная теоретическая подготовка, но и умение ориентироваться в разнообразных практических ситуациях, ежедневно возникающих в его деятельности. Этому способствует форма обучения в виде практических занятий и лабораторных работ. Задачи практических занятий и лабораторных работ: закрепление и углубление знаний, полученных на лекциях и приобретенных в процессе самостоятельной работы с учебной литературой, формирование у обучающихся умений и навыков работы с исходными данными, научной литературой и специальными документами. Практическому занятию и лабораторной работе должно предшествовать ознакомление с лекцией на соответствующую тему и литературой, указанной в плане этих занятий.

Самостоятельная работа может быть успешной при определенных условиях, которые необходимо организовать. Ее правильная организация, включающая технологии отбора целей, содержания, конструирования заданий и организацию контроля, систематичность самостоятельных учебных занятий, целесообразное планирование рабочего времени позволяет привить студентам умения и навыки в овладении, изучении, усвоении и систематизации приобретаемых знаний в процессе обучения, привить навыки повышения профессионального уровня в течение всей трудовой деятельности.

Каждому студенту следует составлять еженедельный и семестровый планы работы, а также план на каждый рабочий день. С вечера всегда надо распределять работу на завтра. В конце каждого дня целесообразно подводить итог работы: тщательно проверить, все ли выполнено по намеченному плану, не было ли каких-либо отступлений, а если были, по какой причине это произошло. Нужно осуществлять самоконтроль, который является необходимым условием успешной учебы. Если что-то осталось невыполненным, необходимо изыскать время для завершения этой части работы, не уменьшая объема недельного плана.

Компетенции обучающегося, формируемые в результате освоения учебной дисциплины,

рассмотрены через соответствующие знания, умения и владения. Для проверки уровня освоения дисциплины предлагаются вопросы к экзамену и тестовые материалы, где каждый вариант содержит задания, разработанные в рамках основных тем учебной дисциплины и включающие терминологические задания.

Фонд оценочных средств является составной частью учебно-методического обеспечения процедуры оценки качества освоения образовательной программы и обеспечивает повышение качества образовательного процесса и входит, как приложение, в состав рабочей программы дисциплины.

Основные методические указания для обучающихся по дисциплине указаны в разделе основная и дополнительная литература.