

**МИНИСТЕРСТВО ТРАНСПОРТА РОССИЙСКОЙ ФЕДЕРАЦИИ**  
**ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ**  
**УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ**  
**«РОССИЙСКИЙ УНИВЕРСИТЕТ ТРАНСПОРТА»**  
**(РУТ (МИИТ))**

**АННОТАЦИЯ К**  
**РАБОЧЕЙ ПРОГРАММЕ ДИСЦИПЛИНЫ (МОДУЛЯ)**

**Низкоуровневые языки**

Направление подготовки: 09.03.01 – Информатика и вычислительная техника

Направленность (профиль): Вычислительные системы и сети

Форма обучения: Очная

**Общие сведения о дисциплине (модуле).**

Целями освоения дисциплины являются:

- изучение архитектуры процессоров семейства x86 на уровне программной модели, регистровых структур процессора и его системы команд;

- приобретение навыков и умений использования инструментальных средств под-готовки и отладки низкоуровневых программ;

- приобретение опыта реализации типовых алгоритмов командами процессора.

Задачами дисциплины (модуля) являются:

- получение студентами устойчивых представлений о принципах функционирования процессора, его взаимодействия с памятью, понятии системы команд процессора, формата команд;

- формирование навыков разработки машинно-ориентированных программ на сим-волическом языке ассемблера (транслятора)

Общая трудоемкость дисциплины (модуля) составляет 5 з.е. (180 академических часа(ов)).

