

МИНИСТЕРСТВО ТРАНСПОРТА РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«РОССИЙСКИЙ УНИВЕРСИТЕТ ТРАНСПОРТА»

Кафедра «Электроэнергетика транспорта»

АННОТАЦИЯ К РАБОЧЕЙ ПРОГРАММЕ ДИСЦИПЛИНЫ

«Основы микропроцессорной техники»

Направление подготовки:	13.03.02 – Электроэнергетика и электротехника
Профиль:	Электроснабжение
Квалификация выпускника:	Бакалавр
Форма обучения:	очно-заочная
Год начала подготовки	2018

1. Цели освоения учебной дисциплины

Целью преподавания дисциплины является формирование у студентов базовых знаний и умений в области функционирования, построения и применения микропроцессорной техники для создания цифровых программных систем управления объектами энергоснабжения электрических железных дорог

2. Место учебной дисциплины в структуре ОП ВО

Учебная дисциплина "Основы микропроцессорной техники" относится к блоку 1 "Дисциплины (модули)" и входит в его вариативную часть.

3. Планируемые результаты обучения по дисциплине (модулю), соотнесенные с планируемыми результатами освоения образовательной программы

Процесс изучения дисциплины направлен на формирование следующих компетенций:

ОПК-1	способностью осуществлять поиск, хранение, обработку и анализ информации из различных источников и баз данных, представлять ее в требуемом формате с использованием информационных, компьютерных и сетевых технологий
-------	---

4. Общая трудоемкость дисциплины составляет

3 зачетные единицы (108 ак. ч.).

5. Образовательные технологии

В соответствии с требованиями ФГОС по направлению подготовки реализация компетентностного подхода предусматривает широкое использование в учебном процессе активных и интерактивных форм проведения занятий (компьютерных симуляций, демонстрация компьютерных моделей и реальных работающих устройств) в сочетании с внеаудиторной работой с целью формирования и развития профессиональных навыков обучающихся. Лекционная деятельность, составляющая для уровня подготовки специалистов менее 50% аудиторной работы, сопровождается демонстрацией презентационных материалов. Через проектор выводятся как слайды презентаций, представляющих суть изучаемых тем, а также демонстрируются запущенные программные среды с "живой" работой в них. В рамках курса предусмотрены встречи с представителями ОАО "Радиус-Автоматика", НИИЭФА "Энерго", а также предприятий компании Siemens, с которой у университета заключен договор сотрудничества в сфере подготовки специалистов. На завершающем этапе изучения дисциплины проводится традиционная научно-техническая конференция студентов данного потока, по итогам которой лучшие выступления публикуются в сборнике студенческих работ «Неделя науки» и «Безопасность движения поездов». Удельный вес занятий, проводимых в интерактивных формах, определяется главной целью программы, особенностью контингента обучающихся, содержанием дисциплины и составляет не менее 20% аудиторной работы. Рабочая программа данной дисциплины выставляется на сайте университета для возможности организации самостоятельной работы, в т.ч. в форме удаленного доступа (дистанционная технология)..

6. Содержание дисциплины (модуля), структурированное по темам (разделам)

РАЗДЕЛ 1 **Введение**

РАЗДЕЛ 2

Элементы теории управления

РАЗДЕЛ 3

Построение микропроцессорных систем управления

Тема: Принцип действия систем управления на основе микропроцессоров.

Функциональная схема микропроцессорной системы управления, взаимодействие всех функциональных блоков между собой. Понятие шинной архитектуры. Циркуляция информации в микропроцессорных системах управления

РАЗДЕЛ 4

Представление информации в микропроцессорных системах

Тема: Арифметические основы работы микропроцессорных систем управления.

Позиционные системы счисления. Перевод чисел из одной системы счисления в другие. Форматы представления целочисленной числовой информации в микропроцессоре и правила выполнения арифметических операций над ними

Тема: Форматы представления целочисленной числовой информации в микропроцессоре и правила выполнения арифметических операций над ними

РАЗДЕЛ 5

Функционирование микропроцессоров

Тема: Классификация микропроцессоров. Типовая структура современного микропроцессора и микроконтроллера. Рабочий цикл процессора. Регистры общего и специального назначения. Гарвардская и фон-Неймановская архитектуры организации памяти

РАЗДЕЛ 6

Основы языка ассемблера для процессоров семейства Intel P6 и семейства AVR

Тема: Структура программы на языке ассемблера. Лексемы. Директивы определения данных. Типы операторов ассемблерных программ. Структура команды на языке ассемблера. Группы команд микропроцессора. Структура команд в CISC и RISC процессорах. MMX, SSE, SIMD расширения команд

РАЗДЕЛ 7

Команды пересылки данных

Тема: Команды пересылки данных. Работа со стеком. Адресация стека. Команды загрузки/извлечения в/из стека. Передача параметров в подпрограммы через стек

РАЗДЕЛ 8

Арифметические команды

Тема: Арифметические команды. 8-, 16-, 32-х и 64-битовое сложение, вычитание, умножение и деление. Арифметические команды со знаком

РАЗДЕЛ 9

Команды управления порядком выполнения программы

Тема: Команды сравнения. Команды безусловного и условного перехода. Команды

организации циклов. Команды вызова подпрограмм и возврата из них

РАЗДЕЛ 10

Логические команды и команды манипулирования битами

Тема: Логические команды. Виды сдвига. Команды циклического сдвига. Команды побитовой обработки

Экзамен