

**МИНИСТЕРСТВО ТРАНСПОРТА РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«РОССИЙСКИЙ УНИВЕРСИТЕТ ТРАНСПОРТА»
(РУТ (МИИТ))**

**АННОТАЦИЯ К
РАБОЧЕЙ ПРОГРАММЕ ДИСЦИПЛИНЫ (МОДУЛЯ)**

Программирование процессоров архитектуры x86

Направление подготовки: 09.03.01 – Информатика и вычислительная техника

Направленность (профиль): Вычислительные системы и сети

Форма обучения: Очная

Общие сведения о дисциплине (модуле).

Целями освоения дисциплины являются:

- освоение дополнительных возможностей символического языка транслятора (ассемблера)

- приобретение опыта использования системы команд процессора.

Задачами дисциплины (модуля) являются:

- формирование дополнительных навыков разработки низкоуровневых программ на символическом языке ассемблера

- получение навыков анализа и ручного дизассемблирования машинного кода программ

Общая трудоемкость дисциплины (модуля) составляет 2 з.е. (72 академических часа(ов)).