

МИНИСТЕРСТВО ТРАНСПОРТА РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«РОССИЙСКИЙ УНИВЕРСИТЕТ ТРАНСПОРТА»

УТВЕРЖДАЮ:

Директор ИУЦТ



С.П. Вакуленко

30 сентября 2019 г.

Кафедра «Вычислительные системы, сети и информационная
 безопасность»

Автор Желенков Борис Владимирович, к.т.н., доцент

АННОТАЦИЯ К РАБОЧЕЙ ПРОГРАММЕ ДИСЦИПЛИНЫ

«Современные компьютерные архитектуры»

Направление подготовки:	09.04.01 – Информатика и вычислительная техника
Магистерская программа:	Компьютерные сети и технологии
Квалификация выпускника:	Магистр
Форма обучения:	очная
Год начала подготовки	2019

Одобрено на заседании Учебно-методической комиссии института Протокол № 2 30 сентября 2019 г. Председатель учебно-методической комиссии  Н.А. Клычева	Одобрено на заседании кафедры Протокол № 2 27 сентября 2019 г. Заведующий кафедрой  Б.В. Желенков
---	---

Москва 2019 г.

1. Цели освоения учебной дисциплины

Целями освоения учебной дисциплины «Современные компьютерные архитектуры» являются формирование компетенций по основным разделам теоретических и практических основ отечественных вычислительных комплексов серии «Эльбрус» и их общем программном обеспечении, архитектуре построения высокопроизводительных комплексов и систем.

Студенты должны научиться освоить технологии работы высокопроизводительных вычислительных систем на примере вычислительных комплексов «Эльбрус».

Основными задачами дисциплины являются:

- Рассмотрение архитектуры построения современных вычислительных комплексов.
- Изучение многопроцессорных компьютерных архитектур
- Изучение особенностей взаимодействия компонентов многопроцессорной системы
- Изучение методов управления вычислительным процессом при параллельной обработке данных.

Дисциплина предназначена для получения знаний для решения следующих профессиональных задач (в соответствии с видами деятельности):

Проектная деятельность:

сбор и анализ исходных данных для проектирования;
разработка программ для решения прикладных задач с использованием высокопроизводительных систем в соответствии с техническим заданием с использованием;

Научно-исследовательская деятельность

изучение научно-технической информации, отечественного и зарубежного опыта по тематике исследования;
математическое моделирование процессов и объектов на базе стандартных пакетов автоматизированного проектирования и исследований;
составление отчета по выполненному заданию, участие во внедрении результатов исследований и разработок.

2. Место учебной дисциплины в структуре ОП ВО

Учебная дисциплина "Современные компьютерные архитектуры" относится к блоку 1 "Дисциплины (модули)" и входит в его базовую часть.

3. Планируемые результаты обучения по дисциплине (модулю), соотнесенные с планируемыми результатами освоения образовательной программы

Процесс изучения дисциплины направлен на формирование следующих компетенций:

ОПК-5	Способен разрабатывать и модернизировать программное и аппаратное обеспечение информационных и автоматизированных систем
ОПК-7	Способен адаптировать зарубежные комплексы обработки информации и автоматизированного проектирования к нуждам отечественных предприятий
ПКО-5	Способностью формировать технические задания и участвовать в

	разработке аппаратных и (или) программных средств вычислительной техники
--	--

4. Общая трудоемкость дисциплины составляет

4 зачетных единиц (144 ак. ч.).

5. Образовательные технологии

Преподавание дисциплины «Современные компьютерные архитектуры» осуществляется в форме лекций и лабораторных работ. Лекции проводятся в традиционной классно-урочной организационной форме в объеме 12 часов, по типу управления познавательной деятельностью и являются традиционными классически-лекционными (объяснительно-иллюстративными). Лабораторные работы организованы с использованием технологий развивающего обучения. Курс лабораторных работ (12 часов) проводится с использованием специализированных стендов и на специальных программных симуляторах, разработанных на кафедре, основанных на интерактивных (диалоговых) технологиях, решение проблемных поставленных задач с помощью современной вычислительной техники и исследование моделей, технологий, основанных на коллективных способах обучения, а также использованием компьютерной тестирующей системы. Самостоятельная работа студента организована с использованием традиционных видов работы. К традиционным видам работы (66 часов) относится отработка лекционного материала и отработка отдельных тем по учебным пособиям, подготовка к интерактивным лабораторным работам. Оценка полученных знаний, умений и навыков основана на модульно-рейтинговой технологии. Весь курс разбит на 3 раздела, представляющих собой логически завершенный объем учебной информации. Фонды оценочных средств освоенных компетенций включают как вопросы теоретического характера для оценки знаний, так и задания практического содержания (решение конкретных задач, работа с данными) для оценки умений и навыков. Проведении занятий по дисциплине (модулю) возможно с применением электронного обучения и дистанционных образовательных технологий, реализуемые с применением информационно-телекоммуникационных сетей при опосредованном (на расстоянии) взаимодействии обучающихся и педагогических работников. В процессе проведения занятий с применением электронного обучения и дистанционных образовательных технологий применяются современные образовательные технологии, такие как (при необходимости): - использование современных средств коммуникации; - электронная форма обмена материалами; - дистанционная форма групповых и индивидуальных консультаций; - использование компьютерных технологий и программных продуктов, необходимых для сбора и систематизации информации, проведения требуемых программой расчетов и т.д..

6. Содержание дисциплины (модуля), структурированное по темам (разделам)

РАЗДЕЛ 1

. Современные отечественные вычислительные комплексы

Тема: Общие сведения об микропроцессорах архитектуры Эльбрус и Sparc.
Общие сведения об отечественных современных микропроцессорах архитектуры Эльбрус и Sparc, вычислительных комплексах и общем программном обеспечении.

РАЗДЕЛ 2

«Эльбрус» и «Sparc», особенности архитектуры

Тема: Микропроцессоры с архитектурой Sparc

Обзор микропроцессоров с архитектурой Sparc. Основные принципы построения, свойства и характеристики архитектуры Sparc.

Тема: Микропроцессоры с архитектурой Эльбрус

Обзор микропроцессоров с архитектурой Эльбрус. Основные принципы построения, свойства и характеристики архитектуры Эльбрус.

Тема: Микропроцессоры с архитектурой Эльбрус

Выполнение и защита лабораторных работ №1-3

РАЗДЕЛ 3

Программирование для современных отечественных вычислительных комплексов.

Тема: Исполняемый код архитектуры Эльбрус

Особенности получения эффективного исполняемого кода архитектуры Эльбрус

Тема: Исполняемый код архитектуры Эльбрус

Выполнение и защита лабораторных работ № 4, 5

Тема: Защищенное программирование

Особенности защищенного программирования и бинарной трансляции исполняемого кода архитектуры x86(-64).

РАЗДЕЛ 4

итоговая аттестация