

МИНИСТЕРСТВО ТРАНСПОРТА РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«РОССИЙСКИЙ УНИВЕРСИТЕТ ТРАНСПОРТА»
(РУТ (МИИТ))

АННОТАЦИЯ К
РАБОЧЕЙ ПРОГРАММЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

Современные компьютерные архитектуры

Направление подготовки: 09.04.01 – Информатика и вычислительная техника

Направленность (профиль): Компьютерные сети и технологии

Форма обучения: Очная

Общие сведения о дисциплине (модуле).

Целью освоения учебной дисциплины являются:

- изучение студентами теории и практики основ построения отечественных микропроцессоров с архитектурой «Эльбрус» и вычислительных комплексах на их основе, разработке эффективных программ для данных архитектур на языках C/C++.

Задачами дисциплины являются:

- формирование навыков анализировать архитектуру построения отечественных микропроцессоров с архитектурой «Эльбрус» и вычислительных комплексах на их основе, а также направления развития архитектуры средств вычислительной техники и информационных технологий;

- овладение основными методами разработки эффективных программ для микропроцессоров с архитектурой «Эльбрус» на языках C/C++;

- овладение основными методами управления вычислительным процессом при параллельной обработке данных.

Общая трудоемкость дисциплины (модуля) составляет 5 з.е. (180

академических часа(ов).