

**МИНИСТЕРСТВО ТРАНСПОРТА РОССИЙСКОЙ ФЕДЕРАЦИИ  
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ  
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ  
«РОССИЙСКИЙ УНИВЕРСИТЕТ ТРАНСПОРТА»**

Кафедра            «Автоматика, телемеханика и связь на железнодорожном  
                         транспорте»

**АННОТАЦИЯ К РАБОЧЕЙ ПРОГРАММЕ ДИСЦИПЛИНЫ**

**«Теория дискретных устройств»**

Специальность:	23.05.05 – Системы обеспечения движения поездов
Специализация:	Автоматика и телемеханика на железнодорожном транспорте
Квалификация выпускника:	Инженер путей сообщения
Форма обучения:	очная
Год начала подготовки	2020

## 1. Цели освоения учебной дисциплины

Целями освоения дисциплины является формирование у обучающихся состава компетенций, обеспечивающего использование полученных знаний в области систем обеспечения движения поездов при создании и технической эксплуатации дискретных устройств и систем железнодорожной автоматики и телемеханики (ЖАТ).

## 2. Место учебной дисциплины в структуре ОП ВО

Учебная дисциплина "Теория дискретных устройств" относится к блоку 1 "Дисциплины (модули)" и входит в его вариативную часть.

## 3. Планируемые результаты обучения по дисциплине (модулю), соотнесенные с планируемыми результатами освоения образовательной программы

Процесс изучения дисциплины направлен на формирование следующих компетенций:

ПКС-3	Способен осуществлять анализ и контроль качества и безопасности технологических процессов эксплуатации, техническому обслуживанию, ремонту и модернизации устройств и систем ЖАТ. Способен использовать нормативно-технические документы и технические средства для диагностики технического состояния систем ЖАТ; выполнять технологические операции по автоматизации управления движением поездов на производственном участке железнодорожной автоматики и телемеханики
-------	---

## 4. Общая трудоемкость дисциплины составляет

4 зачетных единиц (144 ак. ч.).

## 5. Образовательные технологии

Лекционные занятия проводятся в форме традиционных лекций и лекций с использованием компьютерных презентаций. Практические занятия проводятся в форме студенческих исследовательских работ на персональных компьютерах с использованием персональных компьютеров для расчетов и при разборе конкретных ситуаций, а также с использованием программного продукта MULTISIM. Самостоятельная работа включает углубленное изучение отдельных разделов дисциплины, подготовку к лекциям, практическим занятиям, тестированию, разработку и защиту курсового проекта, подготовку к зачету. .

## 6. Содержание дисциплины (модуля), структурированное по темам (разделам)

### РАЗДЕЛ 1

Дискретные элементы и устройства.

Тема: Понятие о дискретных устройствах. Характеристика дискретных элементов.

Тема: Контактные и бесконтактные дискретные элементы в устройствах железнодорожной автоматики, телемеханики и связи. Классификация дискретных элементов.

### РАЗДЕЛ 2

Функции алгебры логики.

Тема: Функции алгебры логики, способы задания. Функции алгебры логики одной и двух

переменных, их реализация на контактах электромагнитных реле и цифровых микросхемах. Функционально полные системы функций алгебры логики; базис: конъюнкция, дизъюнкция, инверсия.

Тема: Нормальные формы функций алгебры логики. Минимизация функций алгебры логики (метод Квайна – Мак-Класки).

Тема: Минимизация функций алгебры логики методом карт Карно. Минимизация не полностью определённых функций. Минимизация системы функций алгебры логики. Иммитационное моделирование функций алгебры логики в MULTISIM.

### РАЗДЕЛ 3

Анализ и синтез комбинационных дискретных устройств.

Тема: Анализ комбинационных дискретных устройств. Алгоритм синтеза комбинационных дискретных устройств. Синтез контактных схем.

Тема: Синтез комбинационных устройств в базисах И-НЕ, ИЛИ-НЕ.

Тема: Синтез специальных комбинационных схем, схем на мультиплексорах и демультиплексорах, схем на программируемых логических матрицах. Методы программной реализации функций алгебры логики.

### РАЗДЕЛ 4

Структурный синтез дискретных устройств с памятью.

Тема: Общая структура дискретных устройств с памятью. Виды элементов памяти. Триггерные элементы цифровых устройств (RS, JK, D - триггеры). Анализ дискретных устройств с памятью.

Тема: Построение и минимизация первичных таблиц переходов и выходов. Этапы синтеза дискретного устройства с памятью.

Тема: Метод кодирования дискретных устройств по столбцам таблицы переходов. Синхронные дискретные устройства.

### РАЗДЕЛ 5

Абстрактная теория автоматов

Тема: Определение абстрактного конечного автомата. Автоматы Мура и Мили. Алгебра событий. Свойства регулярных событий.

Тема: Основные теоремы абстрактной теории автоматов. Анализ абстрактных автоматов.

Тема: Синтез абстрактных автоматов.

### РАЗДЕЛ 6

Синтез надежных дискретных устройств.

Тема: Методы повышения надежности дискретных устройств. Резервирование контактных схем.

Тема: Избыточные устройства с восстанавливающими органами. Надежные комбинационные схемы.

### РАЗДЕЛ 7

Синтез схем дискретных устройств с исключением опасных отказов

Тема: Методы построения безопасных комбинационных схем. Анализ схем электрической централизации стрелок и сигналов. Логические элементы безопасных систем железнодорожной автоматики и телемеханики.