

МИНИСТЕРСТВО ТРАНСПОРТА РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«РОССИЙСКИЙ УНИВЕРСИТЕТ ТРАНСПОРТА»

УТВЕРЖДАЮ:

Директор ИТТСУ



П.Ф. Бестемьянов

26 мая 2020 г.

Кафедра «Электроэнергетика транспорта»

Автор Гречишников Виктор Александрович, д.т.н., доцент

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

Элементная база дискретных устройств в электроэнергетике



Специальность: 23.05.05 – Системы обеспечения движения поездов

Специализация: Электроснабжение железных дорог

Квалификация выпускника: Инженер путей сообщения

Форма обучения: очная

Год начала подготовки 2020

Одобрено на заседании Учебно-методической комиссии института Протокол № 10 26 мая 2020 г. Председатель учебно-методической комиссии  С.В. Володин	Одобрено на заседании кафедры Протокол № 11 21 мая 2020 г. Заведующий кафедрой  М.В. Шевлюгин
---	---

Рабочая программа учебной дисциплины (модуля) в виде электронного документа выгружена из единой корпоративной информационной системы управления университетом и соответствует оригиналу

Простая электронная подпись, выданная РУТ (МИИТ)
ID подписи: 3221
Подписал: Заведующий кафедрой Шевлюгин Максим Валерьевич
Дата: 21.05.2020

Москва 2020 г.

1. ЦЕЛИ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Целью преподавания дисциплины является изложение основ теории анализа и синтеза дискретных устройств, применяемых при автоматизации технологических процессов железнодорожного транспорта, и объяснение принципов построения безопасных дискретных устройств железнодорожной автоматики и телемеханики.

Изложению подлежат фундаментальные принципы построения дискретных устройств, лежащие в основе всей микропроцессорной техники, которые помогают, благодаря своей общности, легко ориентироваться как в схемах микропроцессорных систем любой сложности, так и в их программировании. Во время обучения студент получает теоретические и практические знания по конечным функциональным преобразователям, Булевой алгебре, логическим дискретным элементам железнодорожной автоматики и телемеханики и методам синтеза на их основе дискретных устройств автоматики широкого применения, теории автоматов. Сформированные у студентов в ходе изучения этой дисциплины знания и умения позволят просто ориентироваться в области применения микропроцессорной техники для построения цифровых программных систем управления объектами энергоснабжения электрических железных дорог.

2. МЕСТО УЧЕБНОЙ ДИСЦИПЛИНЫ В СТРУКТУРЕ ОП ВО

Учебная дисциплина "Элементная база дискретных устройств в электроэнергетике" относится к блоку 1 "Дисциплины (модули)" и входит в его вариативную часть.

2.1. Наименования предшествующих дисциплин

Для изучения данной дисциплины необходимы следующие знания, умения и навыки, формируемые предшествующими дисциплинами:

2.1.1. Информатика:

Знания: основы теории информации, программирования, работы в операционной системе Windows и офисных пакетах, дискретного программирования

Умения: представлять числа в различных позиционных системах счисления и различных форматах данных, составлять алгоритмы вычислительных задач

Навыки: навыками программирования на языках высокого уровня

2.1.2. Математика:

Знания: основные понятия и методы математического анализа, аналитической геометрии и линейной алгебры, дифференциального и интегрального исчисления, гармонического анализа; основы теории вероятностей.

Умения: выявить и идентифицировать проблемы своей профессиональной деятельности, сформулировать цели их исследования и решения, выбрать и обосновать группу критериев для оценки полезности разрабатываемых решений.

Навыки: методами математического описания физических явлений и процессов, определяющих принципы работы различных технических устройств..

2.1.3. Теоретические основы электротехники:

Знания: основные понятия об источниках энергии и основных элементах электрической цепи, базовых уравнениях, описывающих работу электрических цепей, законах коммутации, понятия электрического сигнала

Умения: рассчитывать электрические цепи в установившихся режимах, анализировать результаты расчётов электрических схем, строить топологические диаграммы

Навыки: основами синтеза простых электрических схем, чтения графического представления электрических схем, снятия осциллограмм электрических процессов

2.1.4. Электроника:

Знания: условно-графические обозначения (УГО) электронных компонентов, их характеристики, принцип действия и особенности, основные принципы расчёта, анализа и экспериментального исследования электронных устройств, построенных на полупроводниковой элементной базе. Знать схемы простейших электронных устройств (выпрямителей, ограничителей амплитуды, усилительных каскадов, ключей, комбинационных и последовательностных устройств, стабилизаторов напряжения и др.).

Умения: составлять структурные, функциональные и принципиальные схемы электронных устройств, спецификации элементов к ним, в том числе с использованием современного программного обеспечения. Уметь обобщать и анализировать информацию об электронных приборах, устройствах и аппаратуре, осуществлять выбор элементной базы, анализировать режимы работы полупроводниковых приборов и интегральных микросхем (ИМС).

Навыки: понятийным аппаратом курса, иметь представление о тенденциях развития современной аналоговой и цифровой электроники, методами лабораторных исследований, диагностики и имитационного моделирования электронных устройств.

2.2. Наименование последующих дисциплин

Результаты освоения дисциплины используются при изучении последующих учебных дисциплин:

2.2.1. Микропроцессорные информационно-управляющие системы

Знания: - современные микропроцессорные системы на железнодорожном транспорте в области электроэнергетики;- хорошо ориентироваться в технических средствах современных вычислительных систем;

Умения: - анализировать и выбирать наиболее эффективные программные продукты, микропроцессорные компоненты, уровни программирования и аппаратные платформы при разработке устройств управления и контроля.

Навыки: - понятийным аппаратом в области микропроцессорной и вычислительной техники, методиками расчёта, проектирования и диагностики микропроцессорных систем.

2.2.2. Релейная защита

Знания: Релейно-контактный принцип построения схем управления

Умения: Использовать дискретные схемы при построении структурно-логических схем реализации алгоритмов защит

Навыки: методиками выбора параметров дискретных устройств для реализации алгоритмов цифровых защит

2.2.3. Электронная техника и преобразователи напряжения в электроснабжении (дополнит. разделы)

Знания: основы теории преобразования электрического тока, способы преобразования электрической энергии на тяговых подстанциях и электроподвижном составе, схемы преобразователей, принципы их работы, методы анализа и расчета устройств в нормальных и аварийных режимах;основные приемы технического обслуживания электронных преобразователей и аппаратов в устройствах электроснабжения и электроподвижного состава;принципы работы и способы применения электронной аппаратуры в силовых цепях, в устройствах управления и контроля системы электро-снабжения и электроподвижного состава.

Умения: произвести расчет и разработать конструкцию преобразовательной установки и электронного аппарата, представляющих систему из полупроводниковых приборов, средств их охлаждения, токоведущих частей, коммутационных устройств, устройств управления, защиты и диагностики;выполнить разработку алгоритма управления, принципиальной схемы системы управления преобразователем или аппаратом; произвести анализ электромагнитных процессов в системах с преобразователями и электронными аппаратами, в том числе с использованием расчетов на ЭВМ, включая математическое моделирование.Пользоваться Интернетом и компьютерными технологиями

Навыки: методами и технологиями изготовления электронных приборов, анализом и синтезом схмотехники интегральных приборов и микропроцессоров.основными направлениями развития электронных преобразователей и аппаратов, их применений в перспективных системах электрической тяги и в смежных областях

техники. Компьютерными технологиями обработки результатов испытаний Элементами экономического анализа при сравнении вариантов технических решений

3. ПЛАНИРУЕМЫЕ РЕЗУЛЬТАТЫ ОБУЧЕНИЯ ПО ДИСЦИПЛИНЕ (МОДУЛЮ), СООТНЕСЕННЫЕ С ПЛАНИРУЕМЫМИ РЕЗУЛЬТАТАМИ ОСВОЕНИЯ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

В результате освоения дисциплины студент должен:

№ п/п	Код и название компетенции	Ожидаемые результаты
1	ПКС-2 Способен проводить экспертизу и разрабатывать проекты узлов и устройств, технологических процессов эксплуатации, технического обслуживания и ремонта в системе электроснабжения железных дорог и метрополитенов, в том числе с использованием современных информационных технологий и программного обеспечения.	ПКС-2.4 Анализирует текущее состояние и находит возможные пути модернизации, развития и расширения функциональных возможностей систем и устройств электроснабжения посредством применения современных информационных технологий на базе микропроцессорных систем.

4. ОБЪЕМ ДИСЦИПЛИНЫ (МОДУЛЯ) В ЗАЧЕТНЫХ ЕДИНИЦАХ И АКАДЕМИЧЕСКИХ ЧАСАХ

4.1. Общая трудоемкость дисциплины составляет:

4 зачетные единицы (144 ак. ч.).

4.2. Распределение объема учебной дисциплины на контактную работу с преподавателем и самостоятельную работу обучающихся

Вид учебной работы	Количество часов	
	Всего по учебному плану	Семестр 7
Контактная работа	84	84,15
Аудиторные занятия (всего):	84	84
В том числе:		
лекции (Л)	50	50
практические (ПЗ) и семинарские (С)	34	34
Самостоятельная работа (всего)	24	24
Экзамен (при наличии)	36	36
ОБЩАЯ трудоемкость дисциплины, часы:	144	144
ОБЩАЯ трудоемкость дисциплины, зач.ед.:	4.0	4.0
Текущий контроль успеваемости (количество и вид текущего контроля)	КР (1), ПК2, ТК	КР (1), ПК2, ТК
Виды промежуточной аттестации (экзамен, зачет)	Экзамен	Экзамен

4.3. Содержание дисциплины (модуля), структурированное по темам (разделам)

№ п/п	Семестр	Тема (раздел) учебной дисциплины	Виды учебной деятельности в часах/ в том числе интерактивной форме						Формы текущего контроля успеваемости и промежуточной аттестации
			Л	ЛР	ПЗ/ТП	КСР	СР	Всего	
1	2	3	4	5	6	7	8	9	10
1	7	Раздел 1 Конечные функциональные преобразователи	22		34		0	92	Экзамен
2	7	Тема 1.11 Введение. Переход к дискретности. Элементы теории множеств	2				0	2	
3	7	Тема 1.12 Бесконечные и конечные функциональные преобразователи	2				0	2	
4	7	Раздел 2 Булева алгебра	4				3	7	ТК
5	7	Тема 2.11 Булева переменная, булева функция, теорема о булевом базисе	2				2	4	
6	7	Тема 2.11 Функции одной и двух переменных, виды и формы представления булевых функций, минимизация булевых функций	2				1	3	
7	7	Раздел 3 Нечёткая логика	2				8	10	
8	7	Тема 3.11 Нечёткие множества, этапы решения задачи в нечёткой логике					8	8	
9	7	Раздел 4 Пороговая логика	2				0	2	
10	7	Тема 4.11 Пороговая логика, нейронные сети	2				0	2	
11	7	Раздел 5 Теория автоматов	2				0	2	
12	7	Тема 5.11 Автоматные преобразователи информации, программная и аппаратная реализации автоматов	2				0	2	

№ п/п	Семестр	Тема (раздел) учебной дисциплины	Виды учебной деятельности в часах/ в том числе интерактивной форме						Формы текущего контроля успеваемости и промежуточной аттестации
			Л	ЛР	ПЗ/ТП	КСР	СР	Всего	
1	2	3	4	5	6	7	8	9	10
13	7	Раздел 6 Триггеры	4				0	4	ПК2
14	7	Тема 6.11 RS-триггер, D-триггер	2				0	2	
15	7	Тема 6.11 Т-триггер, JK-триггер	2				0	2	
16	7	Раздел 7 Счётчики	4				7	11	
17	7	Тема 7.11 Двоичный и декадный счётчики	2				3	5	
18	7	Тема 7.11 Двоично-десятичный счётчик, реверсивный счётчики	2				4	6	
19	7	Раздел 8 Дешифраторы, мультиплексоры, демультимплексоры	4				6	10	
20	7	Тема 8.11 Дешифраторы, мультиплексоры, демультимплексоры, регистры	4				6	10	
21	7	Раздел 9 Сумматоры, схемы сортировки	4				0	4	
22	7	Тема 9.11 Полусумматоры, двоичные сумматоры, сумматоры чисел со знаком, аппаратная сортировка	4				0	4	КР
23	7	Раздел 10 Генераторы сигналов, одно и мультивибраторы	2				0	2	
24	7	Тема 10.11 Генераторы тактовых сигналов, схемы пропуска помех на одно и мультивибраторах	2				0	2	
25		Тема 3.12 Фаззификация, нечёткие правлиа, дефаззивикация							
26		Тема 5.11							

№ п/п	Семестр	Тема (раздел) учебной дисциплины	Виды учебной деятельности в часах/ в том числе интерактивной форме						Формы текущего контроля успеваемости и промежу- точной аттестации
			Л	ЛР	ПЗ/ТП	КСР	СР	Всего	
1	2	3	4	5	6	7	8	9	10
		Автомат Мили, граф задания автомата, минимизация автоматов							
27		Раздел 10.12 Зачет с оценкой							
28		Всего:	50		34		24	144	

4.4. Лабораторные работы / практические занятия

Лабораторные работы учебным планом не предусмотрены.

Практические занятия предусмотрены в объеме 34 ак. ч.

№ п/п	№ семестра	Тема (раздел) учебной дисциплины	Наименование занятий	Всего часов/ из них часов в интерактивной форме
1	2	3	4	5
1	7		Конечные функциональные преобразователи	34
ВСЕГО:				34/0

4.5. Примерная тематика курсовых проектов (работ)

Вариант 1.

Разработка цифровой защиты фидера тяговой сети постоянного тока по максимальному току и минимальному напряжению. Защита выдает уровень логической единицы, если текущее значение тока фидера больше или равно введённой уставки по току или, если текущее значение напряжения фидера меньше введённой уставке по напряжению. Принять токи и напряжения фидера неотрицательными. Предусмотреть простую схему ввода и отображения уставок.

Дано: схема 8-битного аналого-цифрового преобразователя (АЦП) с параллельным двоичным выходом. Один разряд АЦП тока соответствует 50 А. Один разряд АЦП напряжения соответствует 20 В. Остальные элементы схемы могут быть любыми из числа дискретных комбинаторных или автоматных, кроме микроконтроллеров или микропроцессоров.

Вариант 2.

Разработка цифровой защиты фидера тяговой сети постоянного тока по максимальному положительному и максимальному отрицательному токам. Защита выдает уровень логической единицы, если текущее значение тока фидера больше или равно введённой уставки по максимальному положительному току или, если текущее значение тока фидера меньше введённой уставке по максимальному отрицательному току. Предусмотреть простую схему ввода и отображения уставок.

Дано: схема 8-битного аналого-цифрового преобразователя (АЦП) с параллельным двоичным выходом. Числа со знаком представляются в дополнительном коде. Один разряд АЦП тока соответствует 100 А. Остальные элементы схемы могут быть любыми из числа дискретных комбинаторных или автоматных, кроме микроконтроллеров или микропроцессоров.

Вариант 3.

Разработка цифровой защиты фидера тяговой сети постоянного тока по скорости нарастания тока. Защита выдает уровень логической единицы, если разница текущего и предыдущего значений тока фидера больше или равна введённой уставки по скорости нарастания тока. Принять токи фидера неотрицательными. Предусмотреть простую схему ввода и отображения уставок.

Дано: схема 8-битного аналого-цифрового преобразователя (АЦП) с параллельным двоичным выходом. Один разряд АЦП тока соответствует 50 А. Остальные элементы схемы могут быть любыми из числа дискретных комбинаторных или автоматных, кроме

микроконтроллеров или микропроцессоров.

Вариант 4.

Разработать схему часов реального времени с индикацией секунд, минут, часов и дня недели, а также возможностью задания текущего времени и дня недели. Секунды, минуты и часы индицировать с помощью семи сегментных индикаторов, день недели с помощью семи светодиодов. Принять готовым блок генерации тактовых импульсов с периодом 1 Гц. Даны двоично-десятичные счетчики. Остальные элементы схемы могут быть любыми из числа дискретных комбинаторных или автоматных, кроме микроконтроллеров или микропроцессоров.

Вариант 5.

Разработать схему часов реального времени с индикацией секунд, минут и часов, а также возможностью задания времени будильника. При совпадении часов и минут будильника с текущим временем выдавать логическую единицу в течении 1 минуты. Время будильника задавать в естественном десятичном представлении. Секунды, минуты и часы индицировать с помощью семи сегментных индикаторов, день недели с помощью семи светодиодов. Принять готовым блок генерации тактовых импульсов с периодом 1 Гц. Даны двоично-десятичные счетчики. Остальные элементы схемы могут быть любыми из числа дискретных комбинаторных или автоматных, кроме микроконтроллеров или микропроцессоров.

Вариант 6.

Разработать схему часов реального времени с индикацией секунд, минут, часов, дня, месяца и года, с учетом количества дней в каждом месяце и високосных годов. Индикацию осуществлять с помощью семи сегментных индикаторов. Принять готовым блок генерации тактовых импульсов с периодом 1 Гц. Даны двоично-десятичные счетчики. Остальные элементы схемы могут быть любыми из числа дискретных комбинаторных или автоматных, кроме микроконтроллеров или микропроцессоров.

Вариант 7.

Даны две микросхемы статической оперативной памяти с организацией 256 ячеек памяти по 8 бит. Разработать схему управления микросхемами памяти с целью сортировки по возрастанию данных в первой микросхеме и сохранением отсортированной информации во второй микросхеме исходя из того, что в памяти хранятся целочисленные числа без знака.

Вариант 8.

Даны две микросхемы статической оперативной памяти с организацией 256 ячеек памяти по 8 бит. Разработать схему управления микросхемами памяти с целью сортировки по убыванию данных в первой микросхеме и сохранением отсортированной информации во второй микросхеме исходя из того, что в памяти хранятся целочисленные числа без знака.

Вариант 9.

Даны две микросхемы статической оперативной памяти с организацией 256 ячеек памяти по 8 бит. Разработать схему управления микросхемами памяти с целью сортировки по возрастанию данных в первой микросхеме и сохранением отсортированной информации во второй микросхеме исходя из того, что в памяти хранятся целочисленные числа со знаком.

Вариант 10.

Даны две микросхемы статической оперативной памяти с организацией 256 ячеек памяти

по 8 бит. Разработать схему управления микросхемами памяти с целью сортировки по убыванию данных в первой микросхеме и сохранением отсортированной информации во второй микросхеме исходя из того, что в памяти хранятся целочисленные числа со знаком.

Вариант 11.

Дана микросхема статической оперативной памяти с организацией 256 ячеек памяти по 8 бит. Разработать схему управления микросхемой памяти с целью нахождения максимального элемента и отображением его значения в шестнадцатеричной форме на семи сегментных индикаторах, исходя из того, что в памяти хранятся целочисленные числа без знака.

Вариант 12.

Дана микросхема статической оперативной памяти с организацией 256 ячеек памяти по 8 бит. Разработать схему управления микросхемой памяти с целью нахождения минимального элемента и отображением его значения в шестнадцатеричной форме на семи сегментных индикаторах, исходя из того, что в памяти хранятся целочисленные числа без знака.

Вариант 13.

Дана микросхема статической оперативной памяти с организацией 256 ячеек памяти по 8 бит. Разработать схему управления микросхемой памяти с целью нахождения максимального элемента и отображением его значения в шестнадцатеричной форме на семи сегментных индикаторах, исходя из того, что в памяти хранятся целочисленные числа со знаком.

Вариант 14.

Дана микросхема статической оперативной памяти с организацией 256 ячеек памяти по 8 бит. Разработать схему управления микросхемой памяти с целью нахождения минимального элемента и отображением его значения в шестнадцатеричной форме на семи сегментных индикаторах, исходя из того, что в памяти хранятся целочисленные числа со знаком.

Вариант 15.

Дана микросхема статической оперативной памяти с организацией 256 ячеек памяти по 8 бит. Разработать передающий комплект для передачи информации из памяти по последовательному каналу с формированием бита чётности и принимающий комплект для приёма информации по последовательному каналу, проверкой бита чётности, записью принятых байтов во вторую микросхему статической оперативной памяти с организацией 256 ячеек памяти по 8 бит и индикацией количества ошибочных байтов.

Вариант 16.

Дана микросхема 8-битного аналого-цифрового преобразователя (АЦП) с параллельным двоичным выходом. Реализовать схему отображения результата АЦП в десятичной системе счисления, если сигнал, поступающий на вход АЦП, неотрицательный. Остальные элементы схемы могут быть любыми из числа дискретных комбинаторных или автоматных, кроме микроконтроллеров или микропроцессоров.

Вариант 17.

Дана микросхема 8-битного аналого-цифрового преобразователя (АЦП) с параллельным двоичным выходом. Числа со знаком представляются в дополнительном коде. Реализовать схему отображения результата АЦП в десятичной системе счисления, если сигнал, поступающий на вход АЦП, может быть отрицательный. Остальные элементы схемы

могут быть любыми из числа дискретных комбинаторных или автоматных, кроме микроконтроллеров или микропроцессоров.

5. ОБРАЗОВАТЕЛЬНЫЕ ТЕХНОЛОГИИ

В соответствии с требованиями ФГОС по направлению подготовки реализация компетентностного подхода предусматривает широкое использование в учебном процессе активных и интерактивных форм проведения занятий (компьютерных симуляций, демонстрация компьютерных моделей и реальных работающих устройств) в сочетании с внеаудиторной работой с целью формирования и развития профессиональных навыков обучающихся.

Лекционная деятельность, составляющая для уровня подготовки специалистов менее 50% аудиторной работы, сопровождается демонстрацией презентационных материалов.

В рамках курса предусмотрены встречи с представителями ОАО "Радиус-Автоматика", НИИЭФА "Энерго", а также предприятий компании Siemens, с которой у университета заключен договор сотрудничества в сфере подготовки специалистов.

На завершающем этапе изучения дисциплины проводится традиционная научно-техническая конференция студентов данного потока, по итогам которой лучшие выступления публикуются в сборнике студенческих работ «Неделя науки» и «Безопасность движения поездов».

Удельный вес занятий, проводимых в интерактивных формах, определяется главной целью программы, особенностью контингента обучающихся, содержанием дисциплины и составляет не менее 20% аудиторной работы.

Рабочая программа данной дисциплины выставляется на сайте университета для возможности организации самостоятельной работы, в т.ч. в форме удаленного доступа (дистанционная технология).

6. УЧЕБНО-МЕТОДИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДЛЯ САМОСТОЯТЕЛЬНОЙ РАБОТЫ ОБУЧАЮЩИХСЯ ПО ДИСЦИПЛИНЕ (МОДУЛЮ)

№ п/п	№ семестра	Тема (раздел) учебной дисциплины	Вид самостоятельной работы студента. Перечень учебно-методического обеспечения для самостоятельной работы	Всего часов
1	2	3	4	5
1	7	РАЗДЕЛ 2 Булева алгебра Тема 11: Булева переменная, булева функция, теорема о булевом базисе	Самостоятельная работа №3 Изучение графического представления Булевых функций в декартовой системе координат[6]; [5]	2
2	7	РАЗДЕЛ 2 Булева алгебра Тема 11: Функции одной и двух переменных, виды и формы представления булевых функций, минимизация булевых функций	Самостоятельная работа студентов №4 Изучение алгебры Жигалкина[1]; [6]	1
3	7	РАЗДЕЛ 3 Нечёткая логика Тема 11: Нечёткие множества, этапы решения задачи в нечёткой логике	Самостоятельная работа студентов №5 Изучение принципов работы набора инструментов Fuzzy Logic пакета программ MatLab[5]; [1]	8
4	7	РАЗДЕЛ 7 Счётчики Тема 11: Двоично-десятичный счётчик, реверсивный счетчики	Самостоятельная работа студентов №12 Синтез схем счётчиков на любой двуразрядный коэффициент пересчета с использованием только схем двоично-десятичного счётчика[6]; [1]	4
5	7	РАЗДЕЛ 7 Счётчики Тема 11: Двоичный и декадный счётчики	Самостоятельная работа студента №11 Синтез схем реверсивных счётчиков[6]; [5]	3
6	7	РАЗДЕЛ 8 Дешифраторы, мультиплексоры, демультимплексоры Тема 11: Дешифраторы, мультиплексоры, демультимплексоры, регистры	Самостоятельная работа студентов №13 Синтез схемы дешифратора двоично-десятичного кода в шестнадцатеричный[5]; [6]	6
ВСЕГО:				24

7. ПЕРЕЧЕНЬ ОСНОВНОЙ И ДОПОЛНИТЕЛЬНОЙ ЛИТЕРАТУРЫ, НЕОБХОДИМОЙ ДЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

7.1. Основная литература

№ п/п	Наименование	Автор (ы)	Год и место издания Место доступа	Используется при изучении разделов, номера страниц
1	Основы теории дискретных логических и вычислительных устройств	ШОЛОМОВ Л.А.	Лань, 2011 Электронный ресурс	Раздел 1, Раздел 2, Раздел 3, Раздел 4, Раздел 5, Раздел 6, Раздел 7, Раздел 9
2	Преобразование измерительных сигналов [Текст] : учебник и практикум для академического бакалавриата	А. Г. Щепетов, Ю. Н. Дьяченко ; под ред. А. Г. Щепетова.	Юрайт, 2016 Электронный ресурс	Все разделы
3	Теория дискретных устройств железнодорожной автоматики, телемеханики и связи: учебник для вузов ж.-д. трансп	В.В. Сапожников, Ю.А. Кравцов, Вл.В. Сапожников ; Под ред. В.В. Сапожникова.	УМК МПС России, 2001 Учебная библиотека №3 (ауд. 4519)	Все разделы

7.2. Дополнительная литература

№ п/п	Наименование	Автор (ы)	Год и место издания Место доступа	Используется при изучении разделов, номера страниц
4	Автоматизация систем электроснабжения: Учебник для вузов ж.д. транспорта	Под редакцией Н.Д. Сухопрудского	Издательство «ТРАНСПОРТ», 1990 Электронный ресурс	Раздел 1
5	Теория автоматов	Ю.Г.Карпов	Питер, 2002 Электронный ресурс	Раздел 1, Раздел 10, Раздел 2, Раздел 3, Раздел 4, Раздел 5, Раздел 6, Раздел 7, Раздел 8, Раздел 9
6	Электронная и преобразовательная техника	С.Н.Засорин, В.А.Мицкевич, К.Г.Кучма	«ТРАНСПОРТ», 1981 Электронный ресурс	Раздел 1, Раздел 10, Раздел 2, Раздел 5, Раздел 6, Раздел 7, Раздел 8

8. ПЕРЕЧЕНЬ РЕСУРСОВ ИНФОРМАЦИОННО-ТЕЛЕКОММУНИКАЦИОННОЙ СЕТИ "ИНТЕРНЕТ", НЕОБХОДИМЫЕ ДЛЯ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

1. <http://scbist.com> - СЦБИСТ Железнодорожный информационный портал: Фотоматериалы, новая техника, информационные материалы, вопросы и ответы.
2. [http:// rzd-expro.ru](http://rzd-expro.ru) - Информационный портал ОАО «РЖД»: новая техника, вопросы и ответы, видеоматериалы.
3. www.asi-rzd.ru - «Автоматика, связь, информатика» ежемесячный научно-теоретический и производственно технический журнал ОАО «Российские железные дороги».

9. ПЕРЕЧЕНЬ ИНФОРМАЦИОННЫХ ТЕХНОЛОГИЙ, ПРОГРАММНОГО ОБЕСПЕЧЕНИЯ И ИНФОРМАЦИОННЫХ СПРАВОЧНЫХ СИСТЕМ, ИСПОЛЪЗУЕМЫХ ПРИ ОСУЩЕСТВЛЕНИИ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ (МОДУЛЮ)

Для лекционного курса необходимо проекционное мультимедийное оборудование с широкоформатным экраном. Установленное программное Microsoft Windows, Microsoft Office.

Для выполнения лабораторного курса используются:

Компьютеры дисплейного класса кафедры «Электроэнергетика транспорта»

Intel Pentium E2160-1.80/2Gb/HDD 80Gb/Video on board+PCI/DVD-RW/LAN/300Wt – 28 шт.

Лицензионное программное обеспечение:

Microsoft Windows, Microsoft Office, Microsoft Security Essentials, Embarcadero RAD Studio XE2 Professional Concurrent AppWave.

Для самостоятельной работы студентам, наряду с рекомендуемой и дополнительной литературой, предлагается использовать данные и информацию следующего характера (в том числе посредством поиска в сети Интернет):

1) справочно-информационного (словари, справочники, энциклопедии, библиографические сборники и т.д.);

2) официального (сборники нормативно-правовых документов, законодательных актов и кодексов);

3) первоисточники (исторические документы и тексты, литература на иностранных языках);

4) научного и научно-популярного (монографии, статьи, диссертации, научно-реферативные журналы, сборники научных трудов, ежегодники и т.д.);

5) периодические издания (профессиональные газеты и журналы); и т.д.

В качестве электронных поисковых систем и баз данных публикаций рекомендуется пользоваться следующими электронными ресурсами:

- Российская Государственная Библиотека <http://www.rsl.ru>

- Научная электронная библиотека eLIBRARY.RU <http://elibrary.ru>

- Государственная публичная научно-техническая библиотека России <http://www.gpntb.ru>

- Всероссийская государственная библиотека иностранной литературы <http://www.libfl.ru>

-Институт научной информации по общественным наукам Российской академии наук (ИНИОН РАН) <http://www.inion.ru>

10. ОПИСАНИЕ МАТЕРИАЛЬНО ТЕХНИЧЕСКОЙ БАЗЫ, НЕОБХОДИМОЙ ДЛЯ ОСУЩЕСТВЛЕНИЯ ОБРАЗОВАТЕЛЬНОГО ПРОЦЕССА ПО ДИСЦИПЛИНЕ (МОДУЛЮ)

1. Мультимедийное оборудование (проектор для вывода изображения на экран), интерактивная доска, акустическая система, микрофон, персональный компьютер (CPU Core i3, 8GB RAM, 1Tb HDD, GeForce GT Series) с монитором, беспроводной мышкой и клавиатурой. Аудитория подключена к интернету МИИТ.

2. Персональные компьютеры (Intel Pentium E2160-1.80/2Gb/HDD 80Gb/Video on board+PCI/DVD-RW/LAN/300Wt) с монитором, мышкой и клавиатурой – 14шт; сервер; матричный принтер (локальная сеть имеет беспроводную точку доступа типа Wi-Fi).

Многотерминальный комплекс на базе ПЭВМ для изучения программирования микроконтроллеров и управления технологическими объектами на их базе:

8 блоков рабочих мест с микроконтроллерами ATmega8535 семейства AVR; блок связи с ПЭВМ (программатор); блок питания комплекса.

Типовой комплект учебного оборудования: «Элементы систем автоматике и вычислительной техники» (ЭСАиВТ-СК).

Лабораторный стенд: «Программируемый логистический контроллер SIEMENS S7-300» (ПЛК- Siemens+) на 12 объектов автоматизации.

Лабораторный стенд: «Программируемый логистический контроллер Omron » (ПЛК- OMRON) на 12 объектов автоматизации.

Лабораторный стенд: «Микроконтроллеры и автоматизация» (ПЛК- OMRON) на 8 рабочих мест.

11. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ (МОДУЛЯ)

Лекционные занятия проводятся в традиционном режиме презентации. Опорный конспект включает основные определения, схемы, графические иллюстрации, примеры и другие важные материалы курса.

В ходе лекции преподаватель демонстрирует на экране страницы конспекта (слайды презентации), комментирует и поясняет их содержание. Студентам рекомендуется делать дополнительные пометки и записи непосредственно в опорном конспекте. При необходимости, можно вести записи в традиционной форме в отдельной тетради. Для подготовки и выполнения лабораторных работ рекомендуется использовать опубликованные и электронные методические указания. Защита лабораторных работ предполагает обязательную демонстрацию разработанных программ и предоставление отчета.

Опорный конспект лекций, методические указания для лабораторных работ, а также другие материалы размещаются на сервере кафедры и доступны для скачивания.

При самостоятельной подготовке студенты могут воспользоваться материалами, доступными в сети Интернет на официальных сайтах разработчиков программного обеспечения, а также на специализированных сайтах, содержащих учебную и справочную информацию.