

МИНИСТЕРСТВО ТРАНСПОРТА РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ
УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«РОССИЙСКИЙ УНИВЕРСИТЕТ ТРАНСПОРТА»
(РУТ (МИИТ))



Рабочая программа дисциплины (модуля),
как компонент образовательной программы
высшего образования - программы бакалавриата
по направлению подготовки
13.03.02 Электроэнергетика и электротехника,
утвержденной первым проректором РУТ (МИИТ)
Тимониным В.С.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ (МОДУЛЯ)

Элементная база дискретных устройств в электроэнергетике

Направление подготовки: 13.03.02 Электроэнергетика и электротехника

Направленность (профиль): Электроснабжение

Форма обучения: Очно-заочная

Рабочая программа дисциплины (модуля) в виде
электронного документа выгружена из единой
корпоративной информационной системы управления
университетом и соответствует оригиналу

Простая электронная подпись, выданная РУТ (МИИТ)
ID подписи: 3221
Подписал: заведующий кафедрой Шевлюгин Максим
Валерьевич
Дата: 04.09.2025

1. Общие сведения о дисциплине (модуле).

Целями освоения учебной дисциплины «Элементная база дискретных устройств в электроэнергетике» являются:

- изложение основ теории анализа и синтеза дискретных устройств, применяемых при автоматизации технологических процессов железнодорожного транспорта, и объяснение принципов построения безопасных дискретных устройств железнодорожной автоматики и телемеханики. Изложению подлежат фундаментальные принципы построения дискретных устройств, лежащие в основе всей микропроцессорной техники, которые помогают, благодаря своей общности, легко ориентироваться как в схемах микропроцессорных систем любой сложности, так и в их программировании.

Задачами дисциплины (модуля) являются:

- получение теоретических и практических знаний по конечным функциональным преобразователям, Булевой алгебре, логическим дискретным элементам железнодорожной автоматики и телемеханики и методам синтеза на их основе дискретных устройств автоматики широкого применения, теории автоматов.

- формирование у студентов в ходе изучения этой дисциплины знаний и умений просто ориентироваться в области применения микропроцессорной техники для построения цифровых программных систем управления объектами энергоснабжения электрических железных дорог, а также в применяемой современной и постсовременной элементной базе.

2. Планируемые результаты обучения по дисциплине (модулю).

Перечень формируемых результатов освоения образовательной программы (компетенций) в результате обучения по дисциплине (модулю):

ОПК-1 - Способен понимать принципы работы современных информационных технологий и использовать их для решения задач профессиональной деятельности;

ПК-4 - Способен применять знания в области электротехники, электроники и цифровых технологий при решении профессиональных задач

Обучение по дисциплине (модулю) предполагает, что по его результатам обучающийся будет:

Знать:

- Принципы построения цифровых схем управления на базе дискретной информации и цифровых схем обработки аналоговой информации;

- Принципы получения дискретной и цифроаналоговой информации;

Уметь:

- Применять теории конечных аункциональных преобразователей, нечётких множеств, пороговой логики, теории автоматов для построения систем управления объектами различной физической природы;

- Рассчитывать переметры схем одно и мультивибраторов и ждущих автогенераторов. Реализовывать защитные элементы схем дискретных устройств;

Владеть:

- Методиками составления схем дискретной логики, построения схем синхронного и асинхронного управления, аппаратной реализации математических выражений и алгоритмов;

- Методами и методиками разработки устойчивых к воздействиям внешней среды схем дискретных устройств, контроля целостности программного кода и аппаратной части схем.

3. Объем дисциплины (модуля).

3.1. Общая трудоемкость дисциплины (модуля).

Общая трудоемкость дисциплины (модуля) составляет 5 з.е. (180 академических часа(ов)).

3.2. Объем дисциплины (модуля) в форме контактной работы обучающихся с педагогическими работниками и (или) лицами, привлекаемыми к реализации образовательной программы на иных условиях, при проведении учебных занятий:

Тип учебных занятий	Количество часов	
	Всего	Семестр №6
Контактная работа при проведении учебных занятий (всего):	48	48
В том числе:		
Занятия лекционного типа	32	32
Занятия семинарского типа	16	16

3.3. Объем дисциплины (модуля) в форме самостоятельной работы обучающихся, а также в форме контактной работы обучающихся с педагогическими работниками и (или) лицами, привлекаемыми к реализации

образовательной программы на иных условиях, при проведении промежуточной аттестации составляет 132 академических часа (ов).

3.4. При обучении по индивидуальному учебному плану, в том числе при ускоренном обучении, объем дисциплины (модуля) может быть реализован полностью в форме самостоятельной работы обучающихся, а также в форме контактной работы обучающихся с педагогическими работниками и (или) лицами, привлекаемыми к реализации образовательной программы на иных условиях, при проведении промежуточной аттестации.

4. Содержание дисциплины (модуля).

4.1. Занятия лекционного типа.

№ п/п	Тематика лекционных занятий / краткое содержание
1	Конечные функциональные преобразователи Рассматриваемые вопросы: - Введение. Переход к дискретности. Аналого-цифровые преобразователи; - Элементы теории множеств; - Бесконечные и конечные функциональные преобразователи.
2	Булева алгебра Рассматриваемые вопросы: - Булева переменная, булева функция, теорема о булевом базисе; - Функции одной и двух переменных, виды и формы представления булевых функций; - Минимизация булевых функций.
3	Нечёткая логика Рассматриваемые вопросы: - Нечёткие множества, этапы решения задачи в нечёткой логике; - Лингвистические переменные, фаззификация; - Нечёткие правила, дефаззификация.
4	Пороговая логика, нейронные сети Рассматриваемые вопросы: - Формальная модель нейрона; - Реализация основных логических элементов на нейроне; - Введение в нейронные сети.
5	Теория автоматов Рассматриваемые вопросы: - Автоматные преобразователи информации; - Автомат Мили, граф задания автомата, минимизация автоматов; - Программная и аппаратная реализации автоматов.
6	Триггеры Рассматриваемые вопросы: - RS-триггер, D-триггер; - T-триггер, JK-триггер; - Бистабильные элементы, память, статическая и динамическая память.

№ п/п	Тематика лекционных занятий / краткое содержание
7	Счётчики Рассматриваемые вопросы: - Двоичный и декадный счётчики; - Двоично-десятичный счётчик, реверсивный счетчики; - Счётчики с заданным коэффициентом пересчёта.
8	Дешифраторы, мультиплексоры, демultipлексоры, регистры Рассматриваемые вопросы: - Понятие дешифратора, схемы дешифраторов, дешифрация адресов адресного пространства микропроцессора; - Коммутируемый доступ. Мультиплексоры и демultipлексоры; - Буферизация данных, регистровые схемы, регистры микропроцессоров.
9	Сумматоры, схемы сортировки Рассматриваемые вопросы: - Полусумматоры, двоичные сумматоры; - сумматоры чисел со знаком; - аппаратная сортировка.
10	Генераторы тактовых сигналов, схемы пропуска помех на одно и мультивибраторах Рассматриваемые вопросы: - Простейшие генераторы на С и RC элементах и логических элементах; - Генераторы на кварцевых резонаторах. Термостабильные генераторы; - Одновибраторы, схемы аппаратной защиты от помех и дребезга контактов.

4.2. Занятия семинарского типа.

Лабораторные работы

№ п/п	Наименование лабораторных работ / краткое содержание
1	Граф Автомата Светофора для простого и сложного перекрестка В результате работы на занятии студент получает навык разработки графа автоматного преобразователя информации.
2	Схема бегущих 4-х и 16-ти огоньков в прямом и обратном направлении В результате работы на занятии студент получает навык синтеза автоматных преобразователей информации на практических примерах.
3	Счетчики на 2,3,4,5,6,7,8,9; Схема часов на счетчиках, будильник В результате работы на занятии студент получает навык синтеза счётных автоматных схем, таймер-счетчиков, делителей частоты.
4	Разработать схему преобразователя $\{0,1\}^4 \rightarrow \{0,9\}$ В результате работы на занятии студент получает навык синтеза схем дешифраторов.
5	Разработать схему преобразователя $\{0,1\}^4 \rightarrow$ сегментный индикатор В результате работы на занятии студент получает навык синтеза схем управления светодиодными индикаторами.
6	Разработать схему для сортировки трёх двухразрядных двоичных чисел В результате работы на занятии студент получает навык синтеза схем аппаратной сортировки чисел.
7	Разработать схему сумматора двух 4-х разрядных двоичных чисел В результате работы на занятии студент получает навык синтеза схем арифметико-логического устройства микропроцессоров.

№ п/п	Наименование лабораторных работ / краткое содержание
8	Схема сумматора для двух десятичных одноразрядных чисел В результате работы на занятии студент получает навык разработки аппаратных блоков работы с BCD числами.

4.3. Самостоятельная работа обучающихся.

№ п/п	Вид самостоятельной работы
1	подготовка к лабораторным работам
2	работа с лекционным материалом и литературой
3	Подготовка к промежуточной аттестации.
4	Подготовка к текущему контролю.

5. Перечень изданий, которые рекомендуется использовать при освоении дисциплины (модуля).

№ п/п	Библиографическое описание	Место доступа
1	Филиппов, В. М. Основы теории дискретных устройств : учебное пособие / В. М. Филиппов, И. Е. Чертков. — Омск : ОмГУПС, [б. г.]. — Часть 1 — 2018. — 86 с. — ISBN 978-5-949-41185-8.	https://e.lanbook.com/book/129217 (дата обращения: 21.02.2024).
2	Филиппов, В. М. Основы теории дискретных устройств : учебное пособие / В. М. Филиппов, И. Е. Чертков. — Омск : ОмГУПС, [б. г.]. — Часть 2 — 2018. — 55 с. — ISBN 978-5-949-41187-2.	https://e.lanbook.com/book/129218 (дата обращения: 21.02.2024).
3	Шоломов, Л. А. Основы теории дискретных логических и вычислительных устройств : учебное пособие / Л. А. Шоломов. — 3-е изд., испр. — Санкт-Петербург : Лань, 2022. — 432 с. — ISBN 978-5-8114-1197-9.	https://e.lanbook.com/book/210638 (дата обращения: 21.02.2024).
4	Филиппов, В. М. Практикум по дисциплине «Теория интегральных цифровых устройств» : учебное пособие / В. М. Филиппов, Е. И. Чертков, С. О. Подгорная. — Омск : ОмГУПС, 2022. — 26 с.	https://e.lanbook.com/book/264551 (дата обращения: 21.02.2024).
5	Филиппов, В. М. Учебно-методическое пособие к выполнению лабораторных работ по дисциплине "Теория дискретных устройств" : учебно-методическое пособие / В. М. Филиппов, Н. А. Калинина. — 2-е изд. — Омск : ОмГУПС, 2019. — 33 с.	https://e.lanbook.com/book/165711 (дата обращения: 21.02.2024).

6. Перечень современных профессиональных баз данных и информационных справочных систем, которые могут использоваться при освоении дисциплины (модуля).

<http://scbist.com> - СЦБИСТ Железнодорожный информационный портал: Фотоматериалы, новая техника, информационные материалы, вопросы и ответы.

Информационный портал Научная электронная библиотека eLIBRARY.RU (www.elibrary.ru)

Научно-техническая библиотека РУТ (МИИТ) (<http://library.miit.ru>)

Российская Государственная Библиотека <http://www.rsl.ru>

7. Перечень лицензионного и свободно распространяемого программного обеспечения, в том числе отечественного производства, необходимого для освоения дисциплины (модуля).

Microsoft Windows, Microsoft Office, Microsoft Security Essentials, Embarcadero RAD Studio XE2 Professional Concurrent AppWave

8. Описание материально-технической базы, необходимой для осуществления образовательного процесса по дисциплине (модулю).

Многотерминальный комплекс на базе ПЭВМ для изучения программирования микроконтроллеров и управления технологическими объектами на их базе.

Типовой комплект учебного оборудования: «Элементы систем автоматики и вычислительной техники».

Лабораторные стенды: «Программируемый логистический контроллер»

.

Лабораторный стенд: «Микроконтроллеры и автоматизация»

9. Форма промежуточной аттестации:

Экзамен в 6 семестре.

10. Оценочные материалы.

Оценочные материалы, применяемые при проведении промежуточной аттестации, разрабатываются в соответствии с локальным нормативным актом РУТ (МИИТ).

Авторы:

профессор, доцент, д.н. кафедры
«Электроэнергетика транспорта»

В.А. Гречишников

Согласовано:

Заведующий кафедрой ЭЭТ

М.В. Шевлюгин

Председатель учебно-методической
комиссии

С.В. Володин