МИНИСТЕРСТВО ТРАНСПОРТА РОССИЙСКОЙ ФЕДЕРАЦИИ

ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ АВТОНОМНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ

«РОССИЙСКИЙ УНИВЕРСИТЕТ ТРАНСПОРТА»
(РУТ (МИИТ)

АННОТАЦИЯ К РАБОЧЕЙ ПРОГРАММЕ ДИСЦИПЛИНЫ (МОДУЛЯ)

Языки ассемблера

Направление подготовки: 10.03.01 – Информационная безопасность

Направленность (профиль): Безопасность компьютерных систем

Форма обучения: Очная

Общие сведения о дисциплине (модуле).

Целями освоения дисциплины являются:

- изучение архитектуры процессоров семейства x86 на уровне программной моде-ли, регистровых структур процессора и его системы команд

- приобретение навыков и умений использования инструментальных средств под-готовки и отладки низкоуровневых программ

- приобретение опыта реализации типовых алгоритмов командами процессора

Задачами дисциплины (модуля) являются:

- получение студентами устойчивых представлений о принципах функционирова-ния процессора, его взаимодействия с памятью, понятии системы команд процессора, формата команд

- формирование навыков разработки машинно-ориентированных программ на символическом языке ассемблера (транслятора)

Общая трудоемкость дисциплины (модуля) составляет 5 з.е. (180 академических часа(ов).